

APPARATUS AND METHOD FOR FORMING FILM, AND METHOD FOR CLEANING

Publication number: JP2003313654

Publication date: 2003-11-06

Inventor: YAMAZAKI SHUNPEI; MURAKAMI MASAKAZU

Applicant: SEMICONDUCTOR ENERGY LAB

Classification:

- international: H05B33/10; C23C14/00; C23C14/12; C23C14/24; H01L51/50;
H05B33/14; H05B33/10; C23C14/00; C23C14/12; C23C14/24;
H01L51/50; H05B33/14; (IPC1-7): C23C14/24; C23C14/00;
C23C14/12; H05B33/10; H05B33/14

- european:

Application number: JP20020353774 20021205

Priority number(s): JP20020353774 20021205; JP20010379273 20011212;
JP20020046967 20020222

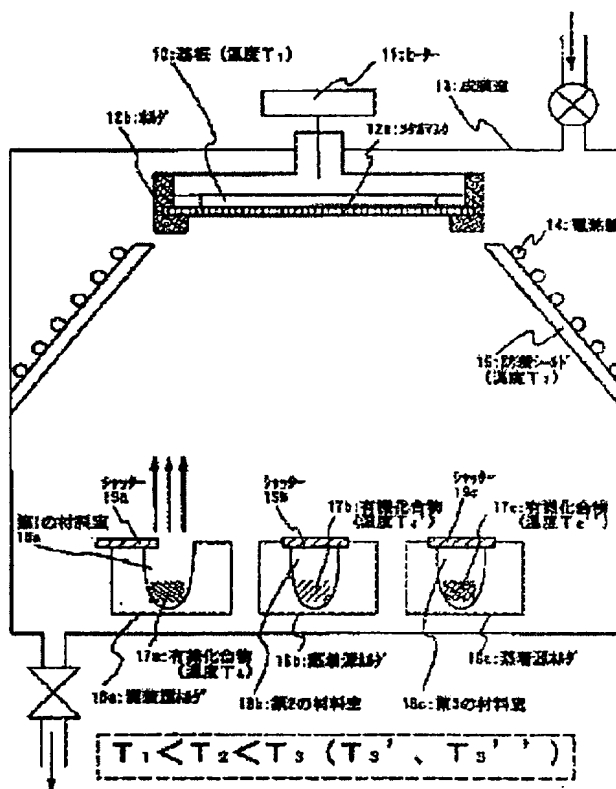
Report a data error here

Abstract of JP2003313654

PROBLEM TO BE SOLVED: To provide an apparatus for forming a film which can form an EL layer of high purity and high density, and to provide a method for cleaning.

SOLUTION: The method for forming the film comprises the steps of: heating a substrate 10 by a heating means for heating the substrate; reducing the pressure in a film forming chamber to 5×10^{-3} Torr (0.665 Pa) or less or preferably 1×10^{-3} Torr (0.133 Pa) by a pressure reducing means (a vacuum pump e.g. a turbo-molecular pump, a dry pump and a cryopump) connected to the chamber, vapor-depositing an organic compound material from a vapor deposition source to form the film, and forming an EL layer having a high density. A vapor deposition mask is cleaned by plasma in the forming chamber.

COPYRIGHT: (C)2004.JPO



Data supplied from the **esp@cenet** database - Worldwide

(43)公開日 平成15年11月6日(2003.11.6)

(51)Int.Cl. ⁷	識別記号	F I	テマコード(参考)
C 2 3 C 14/24		C 2 3 C 14/24	L 3 K 0 0 7
			G 4 K 0 2 9
14/00		14/00	B
14/12		14/12	
H 0 5 B 33/10		H 0 5 B 33/10	

審査請求 未請求 請求項の数23 O L (全 33 頁) 最終頁に続く

(21)出願番号	特願2002-353774(P2002-353774)	(71)出願人	000153878 株式会社半導体エネルギー研究所 神奈川県厚木市長谷398番地
(22)出願日	平成14年12月5日(2002.12.5)	(72)発明者	山崎 舜平 神奈川県厚木市長谷398番地 株式会社半 導体エネルギー研究所内
(31)優先権主張番号	特願2001-379273(P2001-379273)	(72)発明者	村上 雅一 神奈川県厚木市長谷398番地 株式会社半 導体エネルギー研究所内
(32)優先日	平成13年12月12日(2001.12.12)		
(33)優先権主張国	日本(JP)		
(31)優先権主張番号	特願2002-46967(P2002-46967)		
(32)優先日	平成14年2月22日(2002.2.22)		
(33)優先権主張国	日本(JP)		

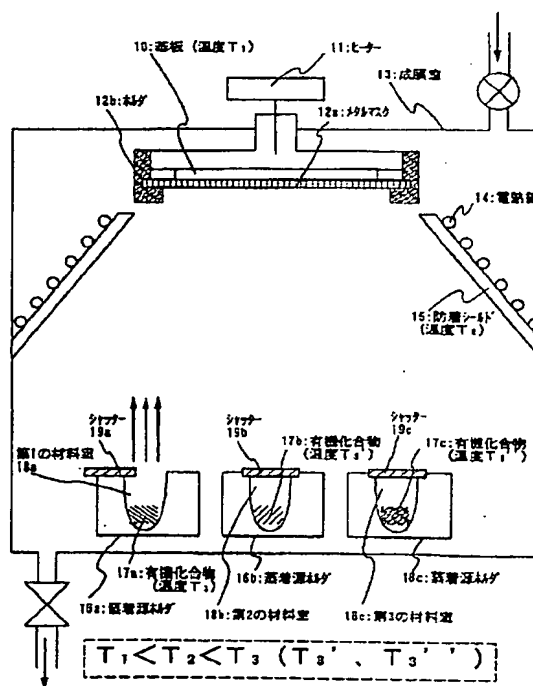
[最終頁に続く](#)

(54) 【発明の名称】 成膜装置および成膜方法およびクリーニング方法

(57) 【要約】

【課題】 高純度、且つ、高密度のＥＬ層を形成することができる成膜装置、およびクリーニング方法を提供する。

【解決手段】 本発明は、基板を加熱する加熱手段で基板 10 を加熱し、さらに成膜室に接続された減圧手段（ターボ分子ポンプやドライポンプやクライオポンプなどの真空ポンプ）で $5 \times 10^{-3} \text{ Torr}$ (0.665 Pa) 以下、好ましくは $1 \times 10^{-3} \text{ Torr}$ (0.133 Pa) 以下として、蒸着源から有機化合物材料を蒸着させることにより成膜を行い、高密度な EL 層を形成する。また、成膜室内で蒸着マスクをプラズマでクリーニングする。



【特許請求の範囲】

【請求項 1】基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、マスクを加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結されていることを特徴とする成膜装置。

【請求項 2】基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、マスクを加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結されていることを特徴とする成膜装置。

【請求項 3】ロード室と、搬送室と、成膜室とが、直列方向に連結された成膜装置であって、前記成膜室は、マスクと基板の位置あわせを行う機能を有し、

前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、マスクを加熱する加熱手段とを有していることを特徴とする成膜装置。

【請求項 4】ロード室、該ロード室に連結された搬送室、及び該搬送室に連結された成膜室とを有する成膜装置であって、

前記搬送室は、マスクと基板の位置あわせを行う機能を有し、

前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、マスクを加熱する加熱手段とを有していることを特徴とする成膜装置。

【請求項 5】請求項 1 乃至 4 のいずれか一において、前記成膜室内は、 1×10^{-3} Torr よりも高真空とすることを特徴とする成膜装置。

【請求項 6】請求項 1 乃至 5 のいずれか一において、前記蒸着源は複数であって、それぞれ機能の異なる有機化合物を有し、少なくとも二種類の有機化合物を同時に蒸着することを特徴とする成膜装置。

【請求項 7】請求項 2 乃至 6 のいずれか一において、前記基板の温度 T_1 は、前記付着防止手段の温度 T_2 よりも 10°C 以上低く制御し、且つ、前記付着防止手段の温度 T_2 は、前記蒸着源の温度 T_3 よりも低く制御することを特徴とする成膜装置。

【請求項 8】請求項 1 乃至 7 のいずれか一において、前記基板の温度 T_1 は、前記蒸着源の温度 T_3 よりも低く制御することを特徴とする成膜装置。

【請求項 9】請求項 1 乃至 7 のいずれか一において、前記基板の温度 T_1 は、 $50^\circ\text{C} \sim 200^\circ\text{C}$ の範囲であることを特徴とする成膜装置。

【請求項 10】基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、基板を加熱する加熱手段と、マスクと、該マスクに対向する電極とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、且つ、前記成膜室内にプラズマを発生させることを特徴とする成膜装置。

【請求項 11】請求項 10 において、前記マスクは導電性材料からなり、前記マスクまたは前記電極のいずれか一方に高周波電源が接続されていることを特徴とする成膜装置。

【請求項 12】基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、基板を加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、且つ、前記処理室の内壁にレーザー光を照射するクリーニング予備室と連結されていることを特徴とする成膜装置。

【請求項 13】請求項 12 において、前記レーザー光は、ガルバノミラーを用いて走査させることを特徴とする成膜装置。

【請求項 14】成膜室内に配置された基板上に有機化合物を蒸着させる成膜方法であって、前記成膜室内を 1×10^{-3} Torr よりも高真空とし、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う際、同時に前記基板を加熱して膜中のガスを低減することを特徴とする成膜方法。

【請求項 15】請求項 14 において、前記基板の温度 T_1 は、 $50^\circ\text{C} \sim 200^\circ\text{C}$ の範囲に制御することを特徴とする成膜方法。

【請求項 16】成膜室内に配置された基板上に有機化合物を蒸着させる成膜方法であって、前記成膜室内を 1×10^{-3} Torr よりも高真空とし、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行った後、前記基板を大気にふれることなく、さらに成膜時よりも高真空とし、且つ、前記基板を加熱して膜中のガスを低減することを特徴とする成膜方法。

【請求項 17】請求項 16 において、成膜時よりも高真空とし、且つ、前記基板を加熱して膜中のガスを低減する処理は成膜時と同一の成膜室で行うことを特徴とする成膜方法。

【請求項 18】請求項 16 において、成膜時よりも高真空とし、且つ、前記基板を加熱して膜中のガスを低減する処理は成膜時と異なる処理室で行うことを特徴とする

成膜方法。

【請求項 19】請求項 16 乃至 18 のいずれかにおいて、成膜を行う際、同時に前記基板を加熱して膜中のガスを低減することを特徴とする成膜方法。

【請求項 20】成膜室内に配置された基板上に有機化合物を蒸着させる成膜方法であって、

基板上に第 1 の有機化合物層を形成した後、前記成膜室内を 1×10^{-3} Torr よりも高真空とし、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記第 1 の有機化合物層上に第 2 の有機化合物層の成膜を行う前に前記基板を加熱して第 1 の有機化合物層中のガスを低減することを特徴とする成膜方法。

【請求項 21】蒸着源を備えた成膜室内に付着した有機化合物を除去するクリーニング方法であって、成膜室内にプラズマを発生させて内壁、または該内壁に成膜されることを防止する付着防止手段、またはマスクをクリーニングすることを特徴とするクリーニング方法。

【請求項 22】請求項 21 において、前記プラズマは、前記マスクと、該マスクと前記蒸着源との間に設けられた電極との間に発生させることを特徴とするクリーニング方法。

【請求項 23】請求項 21 または請求項 22 において、前記プラズマは、Ar、H、F、NF₃、または O から選ばれた一種または複数種のガスを励起して発生させることを特徴とするクリーニング方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は蒸着により成膜可能な材料（以下、蒸着材料という）の成膜に用いる成膜装置および成膜方法に関する。加えて、本発明は蒸着により内壁などに付着した蒸着材料を除去するクリーニング法に関する。特に、本発明は蒸着材料として有機材料を用いる場合に有効な技術である。

【0002】

【従来の技術】近年、自発光型の素子として EL 素子を有した発光装置の研究が活発化しており、特に、EL 材料として有機材料を用いた発光装置が注目されている。この発光装置は有機 EL ディスプレイ（OLED: Organic EL Display）又は有機発光ダイオード（OLED: Organic Light Emitting Diode）とも呼ばれている。

【0003】なお、EL 素子は、電場を加えることで発生するルミネッセンス（Electro Luminescence）が得られる有機化合物を含む層（以下、EL 層と記す）と、陽極と、陰極とを有する。有機化合物におけるルミネッセンスには、一重項励起状態から基底状態に戻る際の発光（蛍光）と三重項励起状態から基底状態に戻る際の発光（リン光）とがあるが、本発明の成膜装置および成膜方法により作製される発光装置は、どちらの発光を用いた場合にも適用可能である。

【0004】発光装置は、液晶表示装置と異なり自発光型であるため視野角の問題がないという特徴がある。即ち、屋外に用いられるディスプレイとしては、液晶ディスプレイよりも適しており、様々な形で使用が提案されている。

【0005】EL 素子是一对の電極間に EL 層が挟まれた構造となっているが、EL 層は通常、積層構造となっている。代表的には、コダック・イーストマン・カンパニーの Tang らが提案した「正孔輸送層／発光層／電子輸送層」という積層構造が挙げられる。この構造は非常に発光効率が高く、現在、研究開発が進められている発光装置は殆どこの構造を採用している。

【0006】また、他にも陽極上に正孔注入層／正孔輸送層／発光層／電子輸送層、または正孔注入層／正孔輸送層／発光層／電子輸送層／電子注入層の順に積層する構造も良い。発光層に対して蛍光性色素等をドーピングしても良い。また、これらの層は、全て低分子系の材料を用いて形成しても良いし、全て高分子系の材料を用いて形成しても良い。

【0007】なお、本明細書において、陰極と陽極との間に設けられる全ての層を総称して EL 層という。したがって、上述した正孔注入層、正孔輸送層、発光層、電子輸送層及び電子注入層は、全て EL 層に含まれる。

【0008】また、本明細書中では、陰極、EL 層及び陽極で形成される発光素子を EL 素子といい、これには、互いに直交するように設けられた 2 種類のストライプ状電極の間に EL 層を形成する方式（単純マトリクス方式）、又は TFT に接続されマトリクス状に配列された画素電極と対向電極との間に EL 層を形成する方式（アクティブマトリクス方式）の 2 種類がある。

【0009】EL 素子の実用化における最大の問題は、素子の寿命が不十分な点である。また、素子の劣化は、長時間発光させると共に非発光領域（ダークスポット）が広がるという形で現れるが、その原因として EL 層の劣化が問題となっている。

【0010】EL 層を形成する EL 材料は、酸素や水等の不純物により劣化を受ける。また、その他の不純物が EL 材料に含まれることで EL 層の劣化に影響を及ぼすことも考えられる。

【0011】また、EL 材料は低分子系（モノマー系）材料と高分子系（ポリマー系）材料に大別されるが、このうち低分子系材料は主に蒸着により成膜される。

【0012】従来の蒸着法により成膜を行う際には、蒸着材料をそのまま用いているが、蒸着時の蒸着材料には、不純物が混入していることが考えられる。すなわち、EL 素子の劣化原因の一つである酸素や水及びその他の不純物が混入している可能性がある。

【0013】また、蒸着材料を予め精製することにより純度を高めることはできるが、蒸着するまでの間に不純物が混入してしまうという可能性もある。

【0014】ＥＬ材料は極めて劣化しやすく、酸素もしくは水の存在により容易に酸化して劣化する。そのため、成膜後にフォトリソグラフィ工程を行うことができず、パターン化するためには開口部を有したマスク（以下、蒸着マスクという）で成膜と同時に分離させる必要がある。従って、昇華した有機ＥＬ材料の殆どが成膜室内の蒸着マスクもしくは防着シールド（蒸着材料が成膜室内の内壁に付着することを防ぐための保護板）に付着していた。

【0015】蒸着マスクや防着シールドに付着した有機ＥＬ材料を除去するためには、成膜室を一旦大気解放して蒸着マスクや防着シールドを外に取り出し、洗浄した上で再び成膜室内に戻すという作業が必要であった。しかしながら、大気解放した蒸着マスクや防着シールドに吸着された水もしくは酸素が有機ＥＬ材料の成膜時に離脱して膜中に取り込まれる可能性もあり、有機ＥＬ材料の劣化を促進する要因となりうることが懸念されていた。

【0016】

【発明が解決しようとする課題】本発明は上記問題点を鑑みてなされたものであり、スループットが高く、且つ、高密度、且つ、高純度なＥＬ層を形成することができる成膜装置を提供することを課題とする。さらに、本発明の成膜装置を用いた成膜方法を提供することを課題とする。

【0017】加えて、本発明は成膜装置の内部に設けられる治具、及び成膜装置の内壁に付着した蒸着材料を大気解放しないで除去するためのクリーニング方法およびそのクリーニング方法を行うための機構を備えた成膜装置を提供することを課題とする。なお、本明細書では、前記成膜装置の内部に設けられる治具に基板ホルダ、マスクホルダ、防着シールドもしくは蒸着マスクを含む。

【0018】

【課題を解決するための手段】本発明の成膜装置は、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、基板、またはマスク（蒸着マスク）を加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結されていることを特徴とする成膜装置である。

【0019】本発明は、基板を加熱する加熱手段で基板を加熱し、さらに成膜室に接続された減圧手段（ターボ分子ポンプやドライポンプやクライオポンプなどの真空ポンプ）で 5×10^{-3} Torr (0.665 Pa) 以下、好ましくは 1×10^{-3} Torr (0.133 Pa) 以下として、蒸着源から有機化合物材料を蒸着させることにより成膜を行い、高密度なＥＬ層を形成する方法を提供する。従って、本発明においては、成膜と同時に真空中でアニールを行うことができる。また、成膜する前

に基板を真空中でアニールすることもできる。また、成膜した後に基板を真空中でアニールすることもできる。なお、上記基板の温度（ T_1 ）は、蒸着源の温度（ T_3 ）よりも低く設定する。また、基板を加熱する手段としては、ヒーターや電熱線などが設けられたステージ（基板を固定する機能を有していてもよい）、またはヒーターや電熱線などが設けられたメタルマスクを基板に密接または近接させて加熱することができ、基板の温度

（ T_1 ）は、 $50 \sim 200^\circ\text{C}$ 、好ましくは $65 \sim 150^\circ\text{C}$ とすることができる。本発明において、基板を加熱させることによって、加熱された基板に密接または近接して設けられる蒸着マスクも加熱される。従って、蒸着マスクは熱によって変形しにくく（低熱膨張率であり）、基板の温度（ T_1 ）に耐えうる金属材料（例えば、タングステン、タンタル、クロム、ニッケルもしくはモリブデンといった高融点金属もしくはこれらの元素を含む合金、ステンレス、インコネル、ハステロイといった材料）を用いることが望ましい。例えば、ガラス基板（ $0.4 \times 10^{-6} \sim 8.5 \times 10^{-6}$ ）と熱膨張率が近いニッケル 42%、鉄 58% の低熱膨張合金（42アロイ）、ニッケル 36% の低熱膨張合金（36インバー）などが挙げられる。

【0020】また、蒸着時に有機化合物が成膜室内の内壁に付着することを防止するための付着防止手段を設けることが好ましく、本発明の成膜装置は、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、基板、またはマスク（蒸着マスク）を加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結されていることを特徴とする成膜装置である。

【0021】付着防止手段としては、防着シールドが好ましく、防着シールドの周囲にヒーターを設け、防着シールド全体を加熱し、防着シールドの温度（ T_2 ）を基板の温度（ T_1 ）より 10°C 以上と設定することで基板上に蒸着されなかった有機化合物を付着させることができる。また、防着シールドをある温度（有機化合物の昇華温度）以上に加熱することにより、付着した有機化合物を気化させて成膜室のクリーニングを行うこともできる。

【0022】本発明において、成膜の際、基板の温度（ T_1 ）は、防着シールドの温度（ T_2 ）よりも低く設定し、防着シールドの温度（ T_2 ）は、蒸着源の温度（ T_3 ）よりも低く設定することを特徴としている。

【0023】また、本発明の成膜装置を用い、インライン方式の成膜装置とすることができ、本発明の成膜装置は、ロード室と、搬送室と、成膜室とが、直列方向に連結された成膜装置であって、前記成膜室は、マスクと基

板の位置あわせを行う機能を有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、基板、またはマスク（蒸着マスク）を加熱する加熱手段とを有していることを特徴とする成膜装置である。

【0024】また、本発明の成膜装置を用い、マルチチャンバー方式の成膜装置とすることができ、本発明の成膜装置は、ロード室、該ロード室に連結された搬送室、及び該搬送室に連結された成膜室とを有する成膜装置であって、前記搬送室は、マスクと基板の位置あわせを行う機能を有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、内壁に成膜されることを防止する付着防止手段と、該付着防止手段を加熱する加熱手段と、蒸着源と、該蒸着源を加熱する手段と、基板、またはマスク（蒸着マスク）を加熱する加熱手段とを有していることを特徴とする成膜装置である。

【0025】また、上記各成膜装置において、一つの成膜室に複数の蒸着源を配置して、同一の成膜室において、複数の機能領域を形成し、且つ、混合領域を有する発光素子を形成することができる。従って、発光素子の陽極と陰極の間に複数の機能領域からなる有機化合物膜が形成される場合、従来の明確な界面が存在する積層構造ではなく、第一の機能領域と第二の機能領域との間に、第一の機能領域を構成する材料および第二の機能領域を構成する材料の両方からなる混合領域を有する構造を形成することができる。本発明により、成膜前、または成膜中に真空アニールを行うことによって、混合領域における分子間をよりフィットさせることができる。混合領域を形成することにより機能領域間におけるエネルギー障壁は、緩和される。したがって、駆動電圧の低減、および輝度低下の防止が可能となる。

【0026】なお、第一の有機化合物および第二の有機化合物は、陽極から正孔を受け取る正孔注入性、電子移動度よりも正孔移動度の方が大きい正孔輸送性、正孔移動度よりも電子移動度の方が大きい電子輸送性、陰極から電子を受け取る電子注入性、正孔または電子の移動を阻止しうるブロッキング性、発光を呈する発光性、の一群から選ばれる性質を有し、かつ、それぞれ異なる前記性質を有する。

【0027】なお、正孔注入性の高い有機化合物としては、フタロシアニン系の化合物が好ましく、正孔輸送性の高い有機化合物としては、芳香族ジアミン化合物が好ましく、また、電子輸送性の高い有機化合物としては、キノリン骨格を含む金属錯体、ベンゾキノリン骨格を含む金属錯体、またはオキサジアゾール誘導体、またはトリアゾール誘導体、またはフェナントロリン誘導体が好ましい。さらに、発光を呈する有機化合物としては、安定に発光するキノリン骨格を含む金属錯体、またはベン

ゾオキサゾール骨格を含む金属錯体、またはベンゾチアゾール骨格を含む金属錯体が好ましい。

【0028】さらに好ましくは、発光性領域を、ホスト材料と、ホスト材料よりも励起エネルギーが低い発光材料（ドーパント）とで構成し、ドーパントの励起エネルギーが、正孔輸送性領域の励起エネルギーおよび電子輸送層の励起エネルギーよりも低くなるように設計することである。このことにより、ドーパントの分子励起子の拡散を防ぎ、効果的にドーパントを発光させることができる。また、ドーパントがキャリアトラップ型の材料であれば、キャリアの再結合効率も高めることができる。

【0029】また、三重項励起エネルギーを発光に変換できる材料をドーパントとして混合領域に添加した場合も本発明に含めることとする。また、混合領域の形成においては、混合領域に濃度勾配をもたせてもよい。

【0030】なお、本発明における成膜装置は、ＥＬ材料で代表される有機化合物のみならず、蒸着に用いる金属材料等のその他の材料の成膜にも用いることができる。

【0031】また、レーザー光を照射し、レーザー光を成膜室の内壁に走査させてクリーニングを行うことができ、本発明の成膜装置は、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、基板を加熱する加熱手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、且つ、前記処理室の内壁にレーザー光を照射するクリーニング予備室と連結されていることを特徴とする成膜装置である。

【0032】上記構成において、前記レーザー光は、ガルバノミラーまたはポリゴンミラーなどを用いて走査させ、成膜室内壁、防着シールド、または蒸着マスクなどに付着した蒸着物を気化させてクリーニングすればよい。上記構成により、メンテナンス時に成膜室内を大気に分れることなくクリーニングすることが可能となる。

【0033】また、上記レーザー光としては、連続発振またはパルス発振の固体レーザー、或いは、連続発振またはパルス発振のエキシマレーザー、Ａｒレーザー、Ｋｒレーザーなどをレーザー光源とするレーザー光である。前記固体レーザーは、ＹＡＧレーザー、ＹＶＯ₄レーザー、ＹＬＦレーザー、ＹＡＩＯ₃レーザー、ガラスレーザー、ルビーレーザー、アレキサンドライドレーザー、Ｔｉ：サファイアレーザーから選ばれた一種または複数種を挙げることができる。

【0034】また、蒸着源を備えた成膜装置内にプラズマ発生手段を有する成膜装置も本発明の一つであり、本発明の成膜装置に関する他の構成は、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段と、基板を加熱する加熱手段と、マスク（蒸着マスク）と、

該マスクに対向する電極とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、且つ、前記成膜室内にプラズマを発生させることを特徴とする成膜装置である。

【0035】上記構成において、前記マスクは導電性材料からなり、前記マスクまたは前記電極のいずれか一方に高周波電源（周波数 $13\text{MHz} \sim 40\text{MHz}$ 、高周波電力 $20\text{W} \sim 200\text{W}$ ）が接続されていることを特徴としている。また、前記マスクと前記電極の間隔は $1\text{cm} \sim 5\text{cm}$ とすればよい。また、上記構成において、前記成膜室内に Ar 、 H 、 F 、 NF_3 、または O から選ばれた一種または複数種のガスを導入するガス導入手段と、気化させた蒸着物を排気する手段とを有している。

【0036】また、上記構成において、プラズマを発生させる一方の電極となる蒸着マスクは導電性を有する材料からなり、且つ、熱によって変形しにくく（低熱膨張率を有し）、プラズマに耐えうる金属材料（例えば、タングステン、タンタル、クロム、ニッケルもしくはモリブデンといった高融点金属もしくはこれらの元素を含む合金、ステンレス、インコネル、ハステロイといった材料を用いることが望ましい。また、加熱される蒸着マスクを冷却するため、蒸着マスクに冷却媒体（冷却水、冷却ガス）を循環させる機構を備えてもよい。

【0037】上記プラズマ発生手段により、成膜室内にプラズマを発生させ、成膜室内壁、防着シールド、または蒸着マスクに付着した蒸着物を気化させて成膜室外に排気することによって、クリーニングすればよい。上記構成により、メンテナンス時に成膜室内を大気につれることなくクリーニングすることが可能となる。

【0038】また、上記構成の成膜装置を用いたクリーニング方法も本発明の一つであり、蒸着源を備えた成膜室内に付着した有機化合物を除去するクリーニング方法であって、成膜室内にプラズマを発生させて内壁、または該内壁に成膜されることを防止する付着防止手段、またはマスクをクリーニングすることを特徴とするクリーニング方法である。

【0039】また、上記クリーニング方法の構成において、前記プラズマは、前記マスクと、該マスクと前記蒸着源との間に設けられた電極との間に発生させることを特徴としている。

【0040】また、上記クリーニング方法の構成において、前記プラズマは、 Ar 、 H 、 F 、 NF_3 、または O から選ばれた一種または複数種のガスを励起して発生させることを特徴としている。

【0041】また、新規な成膜方法および成膜装置を提供する。

【0042】本発明の成膜方法は、成膜室で蒸発源から有機化合物材料を蒸発させて成膜する際、有機化合物材料の粒子よりも小さい粒子、即ち原子半径の小さい材料からなるガスを微量に流し、有機化合物膜中に原子半径

の小さい材料を含ませることを特徴としている。

【0043】本発明の成膜方法は、成膜室内に配置された基板上に有機化合物を蒸着させる成膜方法であって、前記成膜室内を $1 \times 10^{-3}\text{Torr}$ よりも高真空とし、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う際、同時に材料ガスを前記成膜室に導入することを特徴とする成膜方法である。

【0044】上記構成において、前記材料ガスは、モノシラン、ジシラン、トリシラン、 SiF_4 、 GeH_4 、 GeF_4 、 SnH_4 、 CH_4 、 C_2H_2 、 C_2H_4 、または C_6H_6 から選ばれた一種または複数種であることを特徴としている。

【0045】また、上記成膜方法を実施するための成膜装置も本発明の一つであり、本発明の成膜装置は、基板に対向して配置した蒸着源から有機化合物材料を蒸着させて前記基板上に成膜を行う成膜装置であって、前記基板が配置される成膜室には、蒸着源と、該蒸着源を加熱する手段とを有し、前記成膜室は、前記成膜室内を真空にする真空排気処理室と連結され、且つ、材料ガスを導入する手段とを有していることを特徴とする成膜装置である。

【0046】また、上記構成において、前記材料ガスは、モノシラン、ジシラン、トリシラン、 SiF_4 、 GeH_4 、 GeF_4 、 SnH_4 、 CH_4 、 C_2H_2 、 C_2H_4 、または C_6H_6 から選ばれた一種または複数種であることを特徴としている。

【0047】また、モノシランに加えてフォスフィンガスを導入してもよい。また、モノシランに代えて、 AsH_3 、 B_2H_2 、 BF_4 、 H_2Te 、 $\text{Cd}(\text{CH}_3)_2$ 、 $\text{Zn}(\text{CH}_3)_2$ 、 $(\text{CH}_3)_3\text{In}$ 、 H_2Se 、 BeH_2 、トリメチルガリウム、またはトリエチルガリウムで示される各種ガスを用いることができる。

【0048】

【発明の実施の形態】本発明の実施形態について、以下に説明する。

【0049】（実施の形態1）本発明における成膜装置の構成について図1を用いて説明する。図1は、本発明の成膜装置における断面図の一例である。

【0050】蒸着法による成膜を行う際、フェイスダウン方式（デポアップ方式ともいう）とすることが好ましく、基板10は、被成膜面を下向きにしてセットされている。フェイスダウン方式とは、基板の被成膜面が下を向いた状態で成膜する方式をいい、この方式によればゴミの付着などを抑えることができる。

【0051】図1に示すように、基板10に接して加熱手段、ここではヒータ11が備えられている。加熱手段によって、基板の温度（ T_1 ）は、 $50 \sim 200^\circ\text{C}$ 、好ましくは $65 \sim 150^\circ\text{C}$ とすることができる。また、基板10の下方には、ホルダ12bに固定されたメタルマスク12aが備えられており、さらにその下方には、そ

れぞれ異なる温度に加熱することも可能な蒸着源ホルダ 16a~16c が設けられている。なお、基板に対向するように蒸着源が設けられている。ここではホルダ 12b で固定した例を示したが、永久磁石を使って基板をメタルマスクで挟むことにより固定してもよい。

【0052】図 1 では、基板 10 に接してメタルマスク（蒸着マスクとも呼ぶ）12a を配置するため、基板を加熱すると、メタルマスクも同時に加熱される。基板の加熱手段とメタルマスクとによって基板全体を加熱することができる。従って、メタルマスク（蒸着マスク）は熱によって変形しにくく、基板の温度（ T_1 ）に耐える金属材料を用いることが望ましい。また、蒸着マスクは金属材料に限定されず、基板の温度（ T_1 ）に耐える他の材料からなるマスク（遮光膜が表面に設けられたガラスまたは石英）を用いてもよい。なお、ここでは、基板 10 に接してメタルマスク 12a を配置した例を示したが、特に限定されず、基板とメタルマスクとを離間してもよい。

【0053】また、メタルマスクに接して加熱手段（ヒータや電熱線）を設ける、或いはメタルマスク自体に加熱手段（ヒータや電熱線）を設け、メタルマスクを加熱することによって、メタルマスクに接する基板を加熱してもよい。メタルマスクを加熱することによって、成膜される側の基板表面を加熱することができる。

【0054】ここでは、蒸着源とは、蒸着源ホルダ 16a~16c と、有機化合物膜を形成する有機化合物 17（17a~17c）と、有機化合物が備えられている材料室 18（18a~18c）と、シャッター 19（19a~19c）とで構成されている。また、有機化合物は、成膜室に付随する専用の材料交換室（図示しない）から導入することによって成膜室の大気開放を極力させることが好ましい。成膜室を大気開放することにより、内壁には水分をはじめ様々なガスが吸着し、これが真空排気をすることにより再度放出される。吸着したガスの放出が収まり真空度が平衡値に安定するまでの時間は、数十~数百時間を要する。そのために成膜室の壁をベーキング処理してその時間を短縮させている。しかし、繰り返し大気開放することは効率的な手法ではないので、専用の材料交換室を設けることが望ましい。

【0055】なお、本発明の成膜装置において、膜が均一に成膜されるように、蒸着源、または、蒸着される基板が移動（または回転）するようにしておくことと良い。図 1 では、蒸着される基板が回転することが可能となっており、メタルマスク 12a、及びホルダ 12b も回転する例を示している。或いは、基板を固定させたまま、蒸着ホルダを基板に対して X 方向または Y 方向に移動させて蒸着してもよい。

【0056】また、材料室 18（18a~18c）は、導電性の金属材料からなる蒸着源ホルダ 16a~16c の空間であり、蒸着源ホルダに設けられた加熱手段（電

圧が印加された際に生じる抵抗（抵抗加熱））により内部の有機化合物 17（17a~17c）がそれぞれ昇華温度（ T_3 、 T_3' 、 T_3'' ）まで加熱されると、気化して基板 10 の表面へ蒸着される。加熱手段としては、抵抗加熱型を基本とするが、クヌーセンセルを用いてもよい。なお、基板 10 の表面とは本明細書中では、基板とその上に形成された薄膜も含むこととし、ここでは、基板上に陽極または陰極が形成されているものとする。

【0057】なお、シャッター 19（19a~19c）は、気化した有機化合物 17（17a~17c）の蒸着を制御する。つまり、シャッターが開いているとき、加熱により気化した有機化合物 17（17a~17c）を蒸着することができる。さらに基板 10 とシャッター 19 との間に別のシャッター（例えば、蒸着源からの昇華が安定するまでの間、蒸着源を覆っておくシャッター）を一つまたは複数設けてもよい。

【0058】なお、有機化合物 17（17a~17c）は、蒸着前から加熱して気化させておき、蒸着時にシャッター 19（19a~19c）を開ければすぐに蒸着ができるようにしておくこと、成膜時間を短縮できるので望ましい。

【0059】また、本発明における成膜装置においては、一つの成膜室において複数の機能領域を有する有機化合物膜を形成することが可能となっており、蒸着源もそれに応じて複数設けられている。それぞれの蒸着源において気化された有機化合物は、上方に飛散し、メタルマスク 12a に設けられた開口部（図示せず）を通して基板 10 に蒸着される。なお、メタルマスクの開口部は長方形、楕円形、もしくは線状でも良いし、また、これらがマトリクス状の配列であってもデルタ配列であっても良い。

【0060】また、蒸着材料の析出温度の差を利用して高純度 EL 材料（中温材料）より高温で析出する不純物（高温材料）、または、低温で析出する不純物（低温材料）を分離し、高純度 EL 材料のみで成膜を行ってもよい。また、本明細書中では、高純度 EL 材料よりも昇華温度の高い物質（不純物）を高温材料とよび、昇華温度の低い物質（不純物）を低温材料とよぶことにする。また、高温と低温の中間に位置する温度で昇華する高純度 EL 材料を中温材料と呼ぶことにする。なお、温度毎に析出した材料を予め質量分析（GC-MS）等の分析により調べておくことで、純粋な EL 材料の昇華温度を調べることができる。

【0061】また、蒸着材料は、蒸着前に昇華精製を行ってもよい。蒸着材料の精製としてゾーン精製法を適用しても良い。

【0062】また、蒸着時に有機化合物が成膜室の内壁に付着することを防止するための防着シールド 15 が設けられている。この防着シールド 15 を設けることにより、基板上に蒸着されなかった有機化合物を付着させる

ことができる。また、防着シールド15の周囲には、電熱線14が接して設けられており、電熱線14により、防着シールド15全体を加熱することができる。成膜の際、防着シールド15の温度(T_2)は、基板の温度(T_1)よりも10℃以上高く制御することが好ましい。

【0063】また、成膜室13には、成膜室内を真空にする真空排気処理室と連結されている。真空排気処理室としては、磁気浮上型のターボ分子ポンプ、クライオポンプ、またはドライポンプが備えられている。これにより成膜室の到達真空度を $10^{-5} \sim 10^{-6}$ Paにすることが可能であり、さらにポンプ側および排気系からの不純物の逆拡散を制御することができる。

【0064】また、成膜室13には、成膜室内を常圧にするガス導入系と連結されている。装置内部に不純物が導入されるのを防ぐため、導入するガスとしては、窒素や希ガス等の不活性ガスを用いる。装置内部に導入されるこれらのガスは、装置内に導入される前にガス精製機により高純度化されたものを用いる。従って、ガスが高純度化された後に成膜装置に導入されるようにガス精製機を備えておく必要がある。これにより、ガス中に含まれる酸素や水、その他の不純物を予め除去することができるため、装置内部にこれらの不純物が導入されるのを防ぐことができる。

【0065】成膜室の内部に用いる材料としては、その表面積を小さくすることで酸素や水等の不純物の吸着性を小さくすることができるので、電解研磨を施して鏡面化させたアルミニウムやステンレス(SUS)等を内部壁面に用いる。これにより、成膜室内部の真空度を $10^{-5} \sim 10^{-6}$ Paに維持することができる。また、気孔がきわめて少なくなるように処理されたセラミックス等の材料を内部部材に用いる。なお、これらは、中心線平均粗さが3nm以下となる表面平滑性を有するものが好ましい。

【0066】なお、図1の成膜装置では、同一の成膜室内で複数の材料室を用いて成膜が行われることから、成膜性を向上させるために、成膜に用いられる有機材料が備えられている材料室が成膜時に基板の下最適な位置に移動するか、若しくは基板が材料室上の最適な位置に移動するような機能を設けても良い。

【0067】図1に示す成膜装置を用いれば、一つの成膜室において、成膜前に真空中でアニールする処理、成膜中に真空中でアニールする処理、または、成膜後に真空中でアニールする処理を行うことが可能となり、スループットが向上する。また、成膜室に真空排気可能なアニール室を連結させ、基板の搬送を真空中で行うことにより、成膜室と連結されたアニール室で成膜前に真空中でアニールする処理、または、成膜後に真空中でアニールする処理を行ってもよい。

【0068】以下に図1の成膜装置を用い、陽極と、該

陽極に接する有機化合物層と、該有機化合物層に接する陰極とを有する発光素子の作製手順の一例を図2を用いて示す。なお、図2は、成膜室に搬入後のフローを示す図である。

【0069】まず、陽極が形成された基板を搬入室(図示しない)に搬入する。陽極を形成する材料は、透明導電性材料が用いられ、インジウム・スズ化合物や酸化亜鉛などを用いることができる。次いで搬入室(図示しない)に連結された成膜前処理室(図示しない)に搬送する。この成膜前処理室では、陽極表面のクリーニングや酸化処理や加熱処理などを行えばよい。陽極表面のクリーニングとしては、真空中での紫外線照射を行い、陽極表面をクリーニングする。また、酸化処理としては、100～120℃で加熱しつつ、酸素を含む雰囲気中で紫外線を照射すればよく、陽極がITOのような酸化物である場合に有効である。また、加熱処理としては、真空中で基板が耐えうる50℃以上の加熱温度、好ましくは65～150℃の加熱を行えばよく、基板に付着した酸素や水分などの不純物や、基板上に形成した膜中の酸素や水分などの不純物を除去する。特に、EL材料は、酸素や水などの不純物により劣化を受けやすいため、蒸着前に真空中で加熱することは有効である。

【0070】次いで、上記前処理が終わった基板を大気に入れさせることなく、成膜室13に搬入する。成膜室13には、基板10の被成膜面を下向きにしてセットする。なお、基板を搬入する前に成膜室内は真空排気しておくことが好ましい。

【0071】成膜室に連結して設けられる真空排気手段は、大気圧から1Pa程度をオイルフリーのドライポンプで真空排気し、それ以上の圧力は磁気浮上型のターボ分子ポンプまたは複合分子ポンプにより真空排気する。成膜室には水分を除去するためにクライオポンプを併設しても良い。こうして排気手段から主に油などの有機物による汚染を防止している。内壁面は、電解研磨により鏡面処理し、表面積を減らしてガス放出を防いでいる。内壁からのガス放出を低減するという目的においては成膜室の外側にはヒーターを設けてベーキング処理を行うことが望ましい。ベーキング処理によりガス放出はかなり低減できる。さらにガス放出による不純物汚染を防止するには、蒸着時に冷媒を用いて冷却すると良い。こうして、 1×10^{-6} Paまでの真空度を実現する。

【0072】成膜室内を真空排気する際、同時に成膜室内壁やメタルマスクや防着シールドなどに付着した吸着水や吸着酸素を除去することも可能である。さらに、基板を搬入する前に成膜室を加熱しておくことが好ましい。前処理で加熱した基板を徐冷させて、成膜室に搬入した後、再び加熱することは長時間かかり、スループットの低下を招くことになる。望ましくは、前処理で行った加熱処理で加熱した基板を冷却することなく、そのまま加熱された成膜室に搬入及びセットする。なお、図1

に示す装置は、基板を加熱する加熱手段が設けられているため、前処理である真空中での加熱処理を成膜室で行うことも可能である。

【0073】ここでは、蒸着を行う前に成膜室で真空中での加熱処理（アニール）を行う。このアニール（脱気）によって基板に付着した酸素や水分などの不純物や、基板上に形成した膜中の酸素や水分などの不純物を除去する。こうして除去された不純物を成膜室から除去するため、真空排気を行うことが好ましく、さらに真空度を高めてもよい。

【0074】次いで、真空度が $5 \times 10^{-3} \text{ Torr}$ (0.665 Pa) 以下、好ましくは $10^{-4} \sim 10^{-6} \text{ Pa}$ まで真空排気された成膜室 13 で蒸着を行う。蒸着の際、予め、抵抗加熱により第一の有機化合物 17a は酸化されており、蒸着時にシャッター 19a が開くことにより基板 10 の方向へ飛散する。酸化された有機化合物は、上方に飛散し、メタルマスク 12a に設けられた開口部（図示せず）を通して基板 10 に蒸着される。なお、蒸着の際、基板を加熱する手段により基板の温度 (T_1) は、 $50 \sim 200^\circ\text{C}$ 、好ましくは $65 \sim 150^\circ\text{C}$ とする。ただし、蒸着の際、基板の温度 (T_1) は、防着シールドの温度 (T_2) よりも低く設定し、防着シールドの温度 (T_2) は、蒸着源の温度 (T_3) よりも低く設定する。また、防着シールドの温度 (T_2) を基板の温度 (T_1) より 10°C 以上と設定することで基板上に蒸着されなかった有機化合物を付着させることができる。

【0075】図 1 に示す装置では、基板を加熱する加熱手段が設けられ、成膜中において真空中での加熱処理が行われる。蒸着時の蒸発材料には、酸素や水分などの不純物が混入している恐れがあるため、蒸着中に真空中で加熱処理を行って膜中に含まれるガスを放出させることは有効である。このように、真空中で基板を加熱しながら蒸着を行い、所望の膜厚まで成膜を行うことによって、高密度、且つ、高純度な有機化合物層を形成することができる。なお、ここでいう有機化合物とは、陽極から正孔を受け取る正孔注入性、電子移動度よりも正孔移動度の方が大きい正孔輸送性、正孔移動度よりも電子移動度の方が大きい電子輸送性、陰極から電子を受け取る電子注入性、正孔または電子の移動を阻止しうるブロッキング性、発光を呈する発光性、といった性質を有する有機化合物である。

【0076】こうして、有機化合物 17a の蒸着が終了し、有機化合物 17a からなる膜が、陽極上に形成される。

【0077】さらに、得られた有機化合物層中の水分や酸素の不純物を低減するために、 $1 \times 10^{-4} \text{ Pa}$ 以下の圧力で加熱処理を行い、蒸着時に混入した水分などを放出させる加熱処理を行っても良い。蒸着時の蒸発材料には、酸素や水分などの不純物が混入している恐れがある

ため、蒸着後に真空中で加熱処理を行って膜中に含まれるガスを放出させることは有効である。蒸着後のアニールを行う場合、大気にふれることなく、成膜室とは別の処理室に基板を搬送して、真空中でアニールを行うことが好ましい。

【0078】図 1 に示す装置は、基板を加熱する加熱手段が設けられているため、成膜後に真空中での加熱処理を成膜室で行うことも可能である。蒸着の際の真空度よりもさらに高真空として、蒸着後、 $100 \sim 200^\circ\text{C}$ のアニールを行うことが好ましい。この成膜後のアニール（脱気）によって基板上に形成した有機化合物層中の酸素や水分などの不純物をさらに除去し、高密度、且つ、高純度な有機化合物層を形成する。

【0079】ここまで示した工程は、有機化合物 17a の単層を形成する場合であり、図 2 (A) に示したフローに対応している。

【0080】以降、上記単層の形成工程を繰り返すことによって、所望の有機化合物層を積層し、最後に陰極を積層形成する。なお、異なる蒸着材料（有機化合物や陰極の材料）を積層する場合、別々の成膜室で行ってもよいし、全て同一の成膜室で積層してもよい。陰極の材料は、仕事関数の小さいマグネシウム (Mg)、リチウム (Li) 若しくはカルシウム (Ca) を含む材料を用いる。好ましくは MgAg (Mg と Ag を Mg : Ag = 10 : 1 で混合した材料) でなる電極を用いれば良い。他にも、イッテルビウム (Yb)、MgAgAl 電極、LiAl 電極、また、LiFAl 電極が挙げられる。こうして、陽極と、該陽極に接する有機化合物層と、該有機化合物層に接する陰極とを有する発光素子を作製できる。また、成膜前のアニールを成膜室で行うことが可能であり、その場合、スループットが向上する。また、成膜後のアニールを成膜室で行うことが可能であり、その場合、スループットが向上する。

【0081】また、一つの成膜室に 3 つの蒸着源を備え、同一の成膜室で 3 層を積層形成する例を図 2 (B) に示すフローおよび図 1 を用いて説明する。上述した単層を形成する手順に従って、シャッター 19a を閉じ、有機化合物 17a からなる有機化合物層の蒸着（第 1 蒸着）を終了させたら、予め蒸着ホルダに設けられた加熱手段により内部の有機化合物 17b を昇華温度

(T_3') まで加熱しておき、シャッター 19b を開くことによって蒸着（第 2 蒸着）を開始し、有機化合物 17a からなる有機化合物層上に有機化合物 17b からなる有機化合物層を形成する。続いて、同様に、シャッター 19b を閉じ、有機化合物 17b からなる有機化合物層の蒸着（第 2 蒸着）を終了させたら、予め蒸着ホルダに設けられた加熱手段により内部の有機化合物 17c を昇華温度 (T_3'') まで加熱しておき、シャッター 19c を開くことによって蒸着（第 3 蒸着）を開始し、有機化合物 17b からなる有機化合物層上に有機化合物 1

7c からなる有機化合物層を形成する。

【0082】ただし、第1蒸着、第2蒸着、または第3蒸着の際においても、基板の温度 (T_1) は、防着シールドの温度 (T_2) よりも低く設定し、防着シールドの温度 (T_2) は、蒸着源の温度 (T_3 、 T_3' 、 T_3'') よりも低く設定する。なお、それぞれの蒸着源の温度は、使用する蒸着材料によって異なるため、蒸着源の温度に従ってそれぞれ基板の温度 (T_1) や防着シールドの温度 (T_2) を適宜変更することも可能である。また、第1蒸着、第2蒸着、または第3蒸着の際において、それぞれ真空度を適宜変更してもよい。

【0083】また、複数の蒸着源のシャッターを同時に開け、共蒸着することも可能である。共蒸着とは、異なる蒸着源を加熱して同時に気化させ、成膜段階で異なる物質を混合する蒸着法を指している。

【0084】また、第1蒸着、第2蒸着、または第3蒸着の際においても、真空中で基板を加熱しながら蒸着を行い、所望の膜厚まで成膜を行うため、高密度、且つ、高純度な有機化合物層を形成することができる。また、大気にふれることなく、真空中で基板を加熱しながら複数回の蒸着を行うことによって、各層間での分子間をよりフィットさせることができる。

【0085】こうして、異なる複数の有機化合物の蒸着が終了し、有機化合物17aからなる層と、有機化合物17bからなる層と、有機化合物17cからなる層との積層が、陽極上に形成される。

【0086】次いで、単層の形成と同様に、得られた有機化合物層中の水分や酸素の不純物を低減するために、 1×10^{-4} Pa以下の圧力で加熱処理（アニール）を行い、蒸着時に混入した水分などを放出させる加熱処理を行えばよい。蒸着後のアニールを行う場合、成膜室で行ってもよいし、或いは大気にふれることなく、成膜室とは別の処理室に基板を搬送して、真空中でアニールを行ってもよい。

【0087】ここまで示した工程が、有機化合物の積層を形成する場合であり、図2(B)に示したフローに対応している。

【0088】上記工程に従い、所望の有機化合物層を積層したら、最後に陰極を積層形成する。こうして、陽極と、該陽極に接する有機化合物層と、該有機化合物層に接する陰極とを有する発光素子を作製できる。このように同一成膜室で積層形成する場合、基板の搬送を省略することができ、さらに成膜室を真空にする時間、基板を加熱、徐冷する時間を短縮することができ、大幅にスループットが向上する。

【0089】また、上記に示した有機化合物層の単層または積層の形成を1回、または複数回行った後には、クリーニングを行うことが好ましい。クリーニングは、再昇華と排気によって行う。再昇華させるためには、成膜装置の内壁、および成膜装置の内部に設けられる治具を

加熱すればよく、加熱の方法は、ヒーター加熱、赤外光加熱もしくは紫外光加熱のいずれを用いてもよいし、これらを併用してもよい。また、再昇華させた蒸着材料は、ただちに真空ポンプを用いて排気することが好ましい。また、ガス導入系からハロゲン族元素を含むガスを流しこんで、再昇華させると同時に蒸着材料をフッ化物として排気してもよい。

【0090】また、基板を配置していない状態で行うクリーニングにおいて、図1の成膜装置は、基板の加熱手段を加熱することによって、ホルダ、メタルマスクを加熱して、これらに付着した有機化合物を気化させることができる。また、防着シールドを電熱線14により加熱することによっても防着シールドに付着した有機化合物を気化させることができる。クリーニングを行うのであれば、基板の加熱手段や防着シールドの加熱手段は、有機化合物の気化する温度まで温度制御可能とすることが望ましい。クリーニングの際、気化した有機化合物は、排気系（真空ポンプ）などによって回収し、再度利用することもできる。

【0091】（実施の形態2）ここでは、実施の形態1と異なる成膜装置を図3に示す。

【0092】図3に示すように、ヒーター炉31と、クリーニング予備室22とが成膜室33に連結して設けられた例を示す。

【0093】基板を加熱手段するためのヒーター炉31は、外側にヒーターが設けられアニール処理が可能となっている。このヒーター炉31によって、基板の温度 (T_1) は、 $50 \sim 200^\circ\text{C}$ 、好ましくは $65 \sim 150^\circ\text{C}$ とすることができる。また、このヒーター炉31と成膜室33との間には図3中に点線で示したゲートまたはシャッターが設けられている。ここでは図示しないが、ヒーター炉31に別途、真空排気手段を設けてもよい。本実施の形態では、蒸着前にヒーター炉31により真空中でアニールを行った後、ゲートを開いて蒸着を行う。

【0094】また、クリーニング予備室22にはレーザ23と光学系24が設けられており、レーザから出射されたレーザ光21が、走査手段20によって成膜室33の内部を照射可能になっている。なお、クリーニング予備室22と成膜室33とを区切る壁にはレーザ光21が通過することが可能な材料からなる窓（石英など）が設けられている。走査手段20としては、ガルバノミラーまたはポリゴンミラーなどを用いて走査させ、成膜室内壁または防着シールドに付着した蒸着物を気化させてクリーニングすればよい。

【0095】また、基板を配置していない状態で行うクリーニングにおいて、図3の成膜装置は、レーザ光の照射によって成膜装置の内壁、および成膜装置の内部に設けられる治具を加熱し、再昇華させる。レーザ光21としては、連続発振またはパルス発振の固体レーザ、或いは、連続発振またはパルス発振のエキシマレーザ、

Arレーザ、Krレーザなどをレーザ光源とするレーザ一光である。前記固体レーザは、YAGレーザ、YVO₄レーザ、YLFレーザ、YAlO₃レーザ、ガラスレーザ、ルビーレーザ、アレキサンドライドレーザ、Ti:サファイアレーザから選ばれた一種または複数種を挙げることができる。中でも、光学系24によって照射面における照射面積を大きくすることができる、パルス発振のエキシマレーザ、Arレーザが好ましい。

【0096】また、基板が設けられる箇所（図中において点線でしめした箇所）に接して、ホルダに固定されたメタルマスク32aが備えられており、さらにその下方には、それぞれ異なる温度に加熱することも可能な蒸着源ホルダ36が設けられている。なお、基板に対向するように蒸着源が設けられている。

【0097】また、材料室38は、導電性の金属材料からなる蒸着源ホルダ36の空間であり、蒸着ホルダに設けられた加熱手段（電圧が印加された際に生じる抵抗（抵抗加熱））により内部の有機化合物37が昇華温度（T₃）まで加熱されると、気化して基板の表面へ蒸着される。

【0098】なお、第1シャッター39は、気化した有機化合物37の蒸着を制御する。さらにヒーター炉31と第1シャッター39との間に第2シャッター25が設けられている。第2シャッター25は、蒸着源からの昇華速度が安定するまでの間、蒸着源を覆っておくためのシャッターである。

【0099】また、蒸着時に有機化合物が成膜室の内壁に付着することを防止するための防着シールド35が設けられている。また、防着シールド35の周囲には、電熱線34が接して設けられており、電熱線34により、防着シールド35全体を加熱することができる。ただし、蒸着の際、基板の温度（T₁）は、防着シールドの温度（T₂）よりも低く設定し、防着シールドの温度（T₂）は、蒸着源の温度（T₃）よりも低く設定する。また、防着シールドの温度（T₂）を基板の温度（T₁）より10℃以上と設定することで基板上に蒸着されなかった有機化合物を付着させることができる。

【0100】また、成膜室33には、成膜室内を真空にする真空排気処理室と連結されている。また、成膜室33には、成膜室内を常圧にするガス導入系と連結されている。

【0101】また、図3に示す装置においても、ヒーター炉31により成膜中において真空中での加熱処理が行われる。蒸着時の蒸発材料には、酸素や水分などの不純物が混入している恐れがあるため、蒸着中に真空中で加熱処理を行って膜中に含まれるガスを放出させることは有効である。このように、真空中で基板を加熱しながら蒸着を行い、所望の膜厚まで成膜を行うことによって、高密度、且つ、高純度な有機化合物層を形成することができる。

【0102】図3に示す成膜装置を用いれば、成膜前に真空中でアニールする処理、成膜中に真空中でアニールする処理、または、成膜後に真空中でアニールする処理を行うことが可能となり、スループットが向上する。

【0103】また、上記レーザ一光によるクリーニングは、1回の成膜プロセス毎に行ってもよいし、複数回の成膜プロセスを行った後に行うことも可能である。

【0104】また、本実施の形態は、実施の形態1と自由に組み合わせることが可能である。

【0105】（実施の形態3）本発明における成膜装置の構成について図13を用いて説明する。図13は、本発明の成膜装置における断面図の一例である。

【0106】図13に示すように、高周波電源1300aとコンデンサ1300bを介して接続された蒸着マスク1302aと、電極1302bとの間でプラズマ1301を発生させる例を示す。

【0107】図13中、基板が設けられる箇所（図中において点線でしめした箇所）に接して、ホルダに固定された蒸着マスク1302aが備えられており、さらにその下方には、それぞれ異なる温度に加熱することも可能な蒸着源ホルダ1306が設けられている。なお、基板に対向するようにこれらの蒸着源が設けられている。

【0108】また、材料室1308は、導電性の金属材料からなる蒸着ホルダ1306の空間であり、蒸着ホルダに設けられた加熱手段（代表的には抵抗加熱法）により内部の有機化合物1307が昇華温度（T₃）まで加熱されると、気化して基板の表面へ蒸着される。なお、蒸着する際には、蒸着を妨げないような位置に電極1302bは移動させる。

【0109】また、蒸着時に有機化合物が成膜室の内壁に付着することを防止するための防着シールド1305が設けられている。また、防着シールド1305の周囲には、電熱線1304が接して設けられており、電熱線1304により、防着シールド1305全体を加熱することができる。ただし、蒸着の際、基板の温度（T₁）は、防着シールドの温度（T₂）よりも低く設定し、防着シールドの温度（T₂）は、蒸着源の温度（T₃）よりも低く設定する。また、防着シールドの温度（T₂）を基板の温度（T₁）より10℃以上と設定することで基板上に蒸着されなかった有機化合物を付着させることができる。

【0110】また、図14（A）に蒸着マスク1302aの拡大断面図を示す。蒸着マスクはメタルマスクであるのでエッチング技術で加工する際、断面が垂直ではなくテーパ状となっている。また、図14（B）に蒸着マスクの断面構造が異なる例を示す。いずれの断面構造においても開口付近が鋭い形状となる。従って、マスクの開口付近にプラズマが発生しやすく、最も付着物をクリーニングしたい部分、即ち、付着物が付着した場合マスク精度が低下する開口付近をクリーニングできる。な

お、エッチング技術以外でメタルマスクを作製する方法としては、エレクトロフォーミング技術があり、この場合には断面形状がR形状をなすオーバーハング形状となる。

【0111】蒸着が終了した後、基板を取出し、成膜装置の内部に設けられる治具、及び成膜装置の内壁に付着した蒸着材料を大気解放しないで除去するクリーニングを行う。このクリーニングの際には、蒸着マスク1302aと対向する位置に電極1302bを移動させる。さらに、成膜室1303にガスを導入する。成膜室1303に導入するガスとしては、Ar、H、F、NF₃、またはOから選ばれた一種または複数種のガスを用いればよい。次いで、高周波電源1300aから蒸着マスク1302aに高周波電界を印加してガス(Ar、H、F、NF₃、またはO)を励起してプラズマ1301を発生させる。こうして、成膜室1303内にプラズマ1301を発生させ、成膜室内壁、防着シールド1305、または蒸着マスク1302aに付着した蒸着物を気化させて成膜室外に排気する。図13に示す成膜装置によって、メンテナンス時に成膜室内を大気にふれることなくクリーニングすることが可能となる。

【0112】なお、ここでは、蒸着マスク1302aと、該マスクと前記蒸着源ホルダ1306との間に配置された電極1302bとの間に発生させた例を示したが、特に限定されず、プラズマ発生手段を有していればよい。また、電極1302bに高周波電源を接続してもよいし、電極1302bをメッシュ状の電極としてもよいし、シャワーヘッドのようにガスを導入できる電極としてもよい。

【0113】また、上記プラズマによるクリーニングは、1回の成膜プロセス毎に行ってもよいし、複数回の成膜プロセスを行った後に行うことも可能である。

【0114】また、本実施の形態は、実施の形態1と自由に組み合わせることが可能である。

【0115】(実施の形態4) 物理的な成膜法の代表的な例として、真空中で蒸発源から蒸発材料を蒸発させて成膜する真空蒸着法が知られている。また、化学的な成膜法の代表的な例として、原料ガスを基板上に供給し、気相中または基板表面での化学反応により成膜するCVD(化学蒸着)法が知られている。

【0116】本実施の形態では、成膜室で蒸発源から有機化合物材料を蒸発させて成膜する際、有機化合物材料の粒子よりも小さい粒子、即ち原子半径の小さい材料からなるガスを微量に流し、有機化合物膜中に原子半径の小さい材料を含ませる新規な成膜方法を提供する。

【0117】原子半径の小さい材料ガスとして、具体的には、シラン系ガス(モノシラン、ジシラン、トリシラン等)、SiF₄、GeH₄、GeF₄、SnH₄、または炭化水素系ガス(CH₄、C₂H₂、C₂H₄、C₆H₆等)から選ばれた一種または複数種を用いればよい。装置内

部に導入されるこれらのガスは、装置内に導入される前にガス精製機により高純度化されたものを用いる。従って、ガスが高純度化された後に蒸着装置に導入されるようにガス精製機を備えておく必要がある。これにより、ガス中に含まれる酸素や水、その他の不純物を予め除去することができるため、装置内部にこれらの不純物が導入されるのを防ぐことができる。

【0118】例えば、有機材料を蒸発させて蒸着を行っている成膜室にモノシランガスを数sccm導入すると、蒸着源から蒸発して基板に向かう有機材料と一緒に成膜室内に浮遊しているSiH₄が有機膜中に取り込まれる。即ち、比較的に粒子半径の大きい有機材料分子の隙間に原子半径の小さいSiH₄をそのまま、或いはSiH_xで埋めることになり、有機膜中に含ませることができる。蒸着中、蒸着源は100℃程度には加熱するが、モノシランの分解温度(大気圧での分解温度)は約550℃であるので分解はしない。蒸発させる有機材料によってはSiH₄、或いはSiH_xと反応して化合物を形成する場合もある。また、成膜室中に僅かに残っている酸素(または水分)を捕獲してSiO_xを生成するため、成膜室中および膜中において有機材料を劣化させる要因となる酸素(または水分)を減らすことができ、結果的に発光素子の信頼性を向上させることができる。また、生成されたSiO_xはそのまま膜中に含ませてもよい。

【0119】膜中において有機材料分子の隙間があると、その隙間に酸素が入りやすく劣化が生じると考えられる。従って、この隙間を埋めればよい。SiF₄、GeH₄、GeF₄、SnH₄、または炭化水素系ガス(CH₄、C₂H₂、C₂H₄、C₆H₆等)を用いても発光素子の信頼性を向上させることができる。

【0120】なお、上記有機材料としては、α-NPD(4,4'-ビス-[N-(ナフチル)-N-フェニル-アミノ]ビフェニル)、BCP(バソキュプロイン)、MTDATA(4,4',4"-トリス(N-3-メチルフェニル-N-フェニル-アミノ)トリフェニルアミン)、Alq₃(トリス-8-キノリノラトアルミニウム錯体)などを挙げることができる。

【0121】本実施の形態は、図4に示す混合領域を共蒸着で形成する際、または機能領域(電子輸送機能を有する領域)を蒸着する際に有効であり、結果的に発光素子の信頼性が向上する。

【0122】成膜室の真空度は、10⁻⁸~10⁻¹、好ましくは10⁻⁷~10⁻²Torrとする。成膜室に連結される真空排気処理室としては、磁気浮上型のターボ分子ポンプ、クライオポンプ、またはドライポンプを備える。また、成膜室の内壁に用いる材料としては、その表面を小さくすることで酸素や水などの不純物の吸着性を小さくすることができるので、電解研磨を施して鏡面化させたアルミニウムやステンレス(SUS)などを用い

る。これにより、成膜室内部の真空度を $10^{-8} \sim 10^{-1}$ Torrに維持することができる。また、気孔が極めて少なくなるように処理されたセラミックス等の材料を内部部材に用いる。なお、これらは中心線平均粗さが 3 nm 以下となる表面平滑性を有するものが好ましい。

【0123】本発明における成膜装置の構成について図15を用いて説明する。図15は、本発明の成膜装置における断面図の一例である。

【0124】図15中、基板1501に接して、ホルダにより固定された蒸着マスク1502aが備えられており、さらにその下方には、それぞれ異なる温度に加熱することも可能な蒸着源ホルダ1506が設けられている。なお、基板1501に対向するようにこれらの蒸着源が設けられている。

【0125】また、材料室1508は、導電性の金属材料からなる蒸着ホルダ1506の空間であり、蒸着ホルダに設けられた加熱手段（代表的には抵抗加熱法）により内部の有機化合物1507が昇華温度まで加熱されると、気化して基板の表面へ蒸着される。なお、蒸着する際には、蒸着を妨げないような位置に電極1502bは移動させる。また、有機化合物1507は、それぞれ容器（代表的にはルツボや蒸着ポート等）に収納されている。

【0126】また、蒸着時に材料ガスを数sccm導入することで膜中に材料ガスを含ませる。膜中には、材料ガスまたは材料ガスの主成分が $0.01\text{ atoms}\% \sim 5\text{ atoms}\%$ 、好ましくは $0.1\text{ atoms}\% \sim 2\text{ atoms}\%$ 程度含まれるようにする。成膜室1503に導入するガスとしては、シラン系ガス（モノシラン、ジシラン、トリシラン等）、 SiF_4 、 GeH_4 、 GeF_4 、 SnH_4 、または炭化水素系ガス（ CH_4 、 C_2H_2 、 C_2H_4 、 C_6H_6 等）から選ばれた一種または複数種を用いればよい。

【0127】図15を用いて成膜された有機化合物を含む膜は、材料ガスまたは材料ガスの主成分を含み、酸素や水分を取り込みにくい膜となるため、この有機化合物を含む膜を用いた発光素子は信頼性が向上する。

【0128】また、異なる複数の材料を蒸発させて共蒸着を行う場合、二種類の有機化合物を同時に蒸着し、且つ、上記材料ガスを導入することにより、材料ガスまたは材料ガスの主成分を含み、且つ、二種類の有機化合物を含む混合領域を形成することもできる。

【0129】また、第一の有機化合物を蒸着した後、その蒸着雰囲気下で第二の有機化合物を蒸着し、且つ、上記材料ガスを導入することにより、第一の機能領域と第二の機能領域との間に混合領域を形成することもできる。本実施の形態では、第一の有機化合物を予め抵抗加熱により気化させ、蒸着時に第1シャッター1509を開くことにより基板の方向へ飛散させる。これにより、図4(A)に示す第一の機能領域を形成することができる。次いで、第2シャッター1519も開けて蒸着を行

い、混合領域を形成する。

【0130】また、混合領域の形成においては、混合領域に濃度勾配をもたせてもよい。また、三重項励起エネルギーを発光に変換できる材料をドーパントとして混合領域に添加した場合も本発明に含めることとする。また、共蒸着を行う場合、互いの有機化合物が混ざりあうように蒸発する方向を被蒸着物の位置で交差するようにすることが望ましい。

【0131】また、蒸着時に有機化合物が成膜室内壁に付着することを防止するための防着シールド1505が設けられている。

【0132】また、ヒータ等の加熱手段を備えた蒸着ホルダ1506は温度が高くなるため、断熱材1504で覆うことが好ましい。

【0133】また、有機化合物を含む膜にダメージを与えない条件範囲でプラズマを形成してもよい。高周波電源1500aとコンデンサ1500bを介して接続された蒸着マスク1502aと、電極1502bとの間でプラズマを発生させることも可能である。

【0134】また、モノシランに加えてフオスフィンガスを導入してもよい。また、モノシランに代えて、 AsH_3 、 B_2H_2 、 BF_4 、 H_2Te 、 $\text{Cd}(\text{CH}_3)_2$ 、 $\text{Zn}(\text{CH}_3)_2$ 、 $(\text{CH}_3)_3\text{In}$ 、 H_2Se 、 BeH_2 、トリメチルガリウム、またはトリエチルガリウムで示される各種ガスを用いることができる。

【0135】また、本実施の形態は、実施の形態1乃至3のいずれか一と自由に組み合わせることができる。

【0136】以上の構成でなる本発明について、以下に示す実施例でもってさらに詳細な説明を行うこととする。

【0137】（実施例）

【実施例1】本実施例では、有機化合物膜中に存在するエネルギー障壁を緩和してキャリアの移動性を高めると同時に、なおかつ積層構造の機能分離と同様に各種複数の材料の機能を有する素子を作製する例を示す。

【0138】積層構造におけるエネルギー障壁の緩和に関しては、キャリア注入層の挿入という技術に顕著に見られる。つまり、エネルギー障壁の大きい積層構造の界面において、そのエネルギー障壁を緩和する材料を挿入することにより、エネルギー障壁を階段状に設計することができる。これにより電極からのキャリア注入性を高め、確かに駆動電圧をある程度までは下げることができる。しかしながら問題点は、層の数を増やすことによって、有機界面の数は逆に増加することである。このことが、単層構造の方が駆動電圧・パワー効率のトップデータを保持している原因であると考えられる。逆に言えば、この点を克服することにより、積層構造のメリット（様々な材料を組み合わせることができ、複雑な分子設計が必要ない）を活かしつつ、なおかつ単層構造の駆動電圧・パワー効率に追いつくことができる。

【0139】そこで本実施例において、発光素子の陽極と陰極の間に複数の機能領域からなる有機化合物膜が形成される場合、従来の明確な界面が存在する積層構造ではなく、第一の機能領域と第二の機能領域との間に、第一の機能領域を構成する材料および第二の機能領域を構成する材料の両方からなる混合領域を有する構造を形成する。

【0140】このような構造を適用することで、機能領域間に存在するエネルギー障壁は従来の構造に比較して低減され、キャリアの注入性が向上すると考えられる。すなわち機能領域間におけるエネルギー障壁は、混合領域を形成することにより緩和される。したがって、駆動電圧の低減、および輝度低下の防止が可能となる。

【0141】以上のことから、本実施例では第一の有機化合物が機能を発現できる領域（第一の機能領域）と、前記第一の機能領域を構成する物質とは異なる第二の有機化合物が機能を発現できる領域（第二の機能領域）と、を少なくとも含む発光素子、及びこれを有する発光装置の作製において、図1に示す成膜装置を用い、前記第一の機能領域と前記第二の機能領域との間に、前記第一の機能領域を構成する有機化合物と前記第二の機能領域を構成する有機化合物、とからなる混合領域を作製する。

【0142】図1に示す成膜装置において、一つの成膜室において複数の機能領域を有する有機化合物膜が形成されるようになっており、蒸着源もそれに応じて複数設けられている。なお、陽極が形成されている基板を搬入しセットする。基板は加熱手段によって加熱し、基板の温度（ T_1 ）は、 $50 \sim 200^\circ\text{C}$ 、好ましくは $65 \sim 150^\circ\text{C}$ とする。また、成膜の際、基板の温度（ T_1 ）は、防着シールドの温度（ T_2 ）よりも低く設定し、防着シールドの温度（ T_2 ）は、蒸着源の温度（ T_3 ）よりも低く設定する。

【0143】はじめに、第一の材料室18aに備えられている、第一の有機化合物17aが蒸着される。なお、第一の有機化合物17aは予め抵抗加熱により気化されており、蒸着時にシャッター19aが開くことにより基板の方向へ飛散する。これにより、図4（A）に示す第一の機能領域210を形成することができる。

【0144】そして、第一の有機化合物17aを蒸着したまま、シャッター19bを開け、第二の材料室18bに備えられている、第二の有機化合物17bを蒸着する。なお、第二の有機化合物も予め抵抗加熱により気化されており、蒸着時にシャッター19bが開くことにより基板の方向へ飛散する。ここで、第一の有機化合物17aと第二の有機化合物17bとからなる第一の混合領域211を形成することができる。

【0145】そして、しばらくしてからシャッター19aのみを閉じ、第二の有機化合物17bを蒸着する。これにより、第二の機能領域212を形成することができ

る。

【0146】なお、本実施例では、二種類の有機化合物を同時に蒸着することにより、混合領域を形成する方法を示したが、第一の有機化合物を蒸着した後、その蒸着雰囲気下で第二の有機化合物を蒸着することにより、第一の機能領域と第二の機能領域との間に混合領域を形成することもできる。

【0147】次に、第二の有機化合物17bを蒸着したまま、シャッター19cを開け、第三の材料室18cに備えられている、第三の有機化合物17cを蒸着する。なお、第三の有機化合物17cも予め抵抗加熱により気化されており、蒸着時にシャッター19cが開くことにより基板の方向へ飛散する。ここで、第二の有機化合物17bと第三の有機化合物17cとからなる第二の混合領域213を形成することができる。

【0148】そして、しばらくしてからシャッター19bのみを閉じ、第三の有機化合物17cを蒸着する。これにより、第三の機能領域214を形成することができる。

【0149】最後に、陰極を形成することにより本発明の成膜装置により形成される発光素子が完成する。

【0150】さらに、その他の有機化合物膜としては、図4（B）に示すように、第一の有機化合物17aを用いて第一の機能領域220を形成した後、第一の有機化合物17aと第二の有機化合物17bとからなる第一の混合領域221を形成し、さらに、第二の有機化合物17bを用いて第二の機能領域222を形成する。そして、第二の機能領域222を形成する途中で、一時的にシャッター19cを開いて第三の有機化合物17cの蒸着を同時に行うことにより、第二の混合領域223を形成する。

【0151】しばらくして、シャッター19cを閉じることにより、再び第二の機能領域222を形成する。そして、陰極を形成することにより発光素子が形成される。

【0152】以上のような有機化合物膜を形成することができる図1の成膜装置は、同一の成膜室において複数の機能領域を有する有機化合物膜を形成することができるので、機能領域界面が不純物により汚染されることなく、また、機能領域界面に混合領域を形成することができる。以上により、明確な積層構造を示すことなく（すなわち、明確な有機界面がなく）、かつ、複数の機能を備えた発光素子を作製することができる。

【0153】また、図1の成膜装置は、成膜前、成膜中、または成膜後に真空アニールを行うことが可能であり、成膜中に真空アニールを行うことによって、混合領域における分子間をよりフィットさせることができる。したがって、さらに駆動電圧の低減、および輝度低下の防止が可能となる。また、成膜後のアニール（脱気）によって基板上に形成した有機化合物層中の酸素や水分な

どの不純物をさらに除去し、高密度、且つ、高純度な有機化合物層を形成することができる。

【0154】また、本実施例は、実施の形態1、実施の形態2、実施の形態3、または実施の形態4と自由に組み合わせることが可能である。

【0155】〔実施例2〕本実施例における成膜装置の構成について図5を用いて説明する。図5(A)は、成膜装置の上面図であり、図5(B)は断面図である。なお、共通の部分には、共通の符号を用いることとする。また、本実施例においては、3つの成膜室を有するインライン方式の成膜装置の各成膜室において、三種類の有機化合物膜(赤、緑、青)を形成する例を示す。なお、第一の成膜室305、第二の成膜室308、第三の成膜室310は、図1に示す成膜室13に対応している。

【0156】図5(A)において、300はロード室であり、該ロード室内を真空排気して減圧とした後、ロード室に備えられた基板は、第一の搬送室301に搬送される。なお、第一の搬送室301では、予めホルダ302に固定されているメタルマスク303のアライメントがホルダごと行われており、アライメントが終了したメタルマスク303上に蒸着前の基板304が載せられる。これにより、基板304とメタルマスク303は一体となり、第一の成膜室305に搬送される。また、本実施例においては、第1の搬送室301に真空排気手段、および基板の加熱手段を設けて、蒸着前に真空アニールを行い、基板に含まれる水分を除去する。また、第1の搬送室301に基板の反転機構を備えてもよい。

【0157】ホルダ302は、マスクホルダ、軸、基板ホルダ、制御機構及び補助ピンなどで構成されている。なお、マスクホルダ上の突起に合わせてメタルマスク303が固定され、メタルマスク303上に基板304が載せられている。なお、メタルマスク303上の基板304は、補助ピンにより固定されている。

【0158】メタルマスク303のアライメントが終了したところで、Z軸方向に軸を移動させてメタルマスク303を再び移動させ、補助ピンでメタルマスク303と基板304を固定させることにより、メタルマスク303のアライメントおよびメタルマスク303と基板304の位置合わせを完了させることができる。なお、ここではピンアライメント方式による位置合わせの場合を示したが、CCDカメラを使用したCCDアライメント方式による位置合わせを行ってもよい。

【0159】また、第1の搬送室301から第一の成膜室305に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。従って、基板を搬送する前に予め第一の成膜室305を真空排気手段によって、第1の搬送室301と同程度の真空度とする。

【0160】図5における、第一の成膜室305には、複数の蒸着源306が設けられている。なお、蒸着源306は、有機化合物を備えておく材料室(図示せず)と

材料室において気化した有機化合物が材料室の外に飛散するのを開閉により制御するシャッター(図示せず)により構成されている。また、第一の成膜室305には、基板の加熱手段が設けられている。また、ここでは図示しないが、基板の加熱手段とメタルマスク303(基板も含む)のアライメントを行う機構も有している。

【0161】また、第一の成膜室305に備えられている複数の蒸着源306には、発光素子の有機化合物膜を構成する複数の異なった機能を有する有機化合物がそれぞれ備えられている。

【0162】第一の成膜室305では、これらの蒸着源に備えられている有機化合物を実施の形態1または実施例1で説明した方法により順番に蒸着することで複数の機能領域を有する第一の有機化合物膜(ここでは、赤)が形成される。なお、蒸着の際、得られる薄膜の基板面内における均一性を向上させるため、基板304を回転させながら成膜を行う。

【0163】次に、基板304は、第二の搬送室307へ搬送される。また、第一の成膜室305から第二の搬送室307に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。同じ開口パターンのメタルマスク303を用いる場合、第二の搬送室307において、基板304とメタルマスク303を一度離してから、第二の有機化合物膜を成膜する位置に合うように移動させメタルマスク303のアライメントを行ってもよい。そして、アライメント終了後に再び基板304とメタルマスク303を重ねて固定する。また、異なるパターンのメタルマスクを使用する場合には、予め、新たなマスクを用意しておいて、第二の搬送室または第二の成膜室で基板とのアライメントを行えばよい。

【0164】そして、基板304を第二の成膜室308へ搬送する。また、第二の搬送室307から第二の成膜室308に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。第二の成膜室にも同様に複数の蒸着源と、基板の加熱手段とが備えられており、第一の成膜室305と同様に複数の有機化合物を順番に用いて蒸着することにより、複数の機能を有する領域からなる第二の有機化合物膜(ここでは、緑)が形成される。

【0165】さらに、基板304を第三の搬送室309へ搬送する。また、第二の成膜室308から第三の搬送室309に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。同じ開口パターンのメタルマスク303を用いる場合、第三の搬送室309において、基板304とメタルマスク303を一度離してから、第三の有機化合物膜を成膜する位置に合うようにメタルマスク303のアライメントを行えばよい。アライメント終了後に再び基板304とメタルマスク303を重ねて固定する。また、異なるパターンのメタルマスクを使用する場合には、予め、新たなマスクを用意し

ておいて、第三の搬送室または第三の成膜室で基板とのアライメントを行えばよい。

【0166】そして、基板304を第三の成膜室310へ搬送する。また、第三の搬送室309から第三の成膜室310に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。第三の成膜室にも同様に複数の蒸着源、基板の加熱手段とが備えられており、他の成膜室と同様に複数の有機化合物を順番に用いて蒸着することにより、複数の機能を有する領域からなる第三の有機化合物膜（ここでは、青）が形成される。

【0167】そして、基板304をアニール室312へ搬送する。また、第三の成膜室310からアニール室312に基板を搬送する際、大気にふれることなく、真空度を維持することが好ましい。アニール室312に基板を搬送した後、真空中でアニールを行う。蒸着の際の真空度よりもさらに高真空として、蒸着後、100～200℃のアニールを行うことが好ましい。このアニール（脱気）によって基板上に形成した有機化合物層中の酸素や水分などの不純物をさらに除去し、高密度、且つ、高純度な有機化合物層を形成する。また、アニール室312に基板の反転機構を備えてもよい。

【0168】最後に、基板304は、アンロード室311に搬送され、不活性ガスを導入して常圧に戻した後、成膜装置の外部に取り出される。

【0169】また、アニール室312で不活性ガスを導入して常圧に戻した後、アニールを行ってもよい。アニール室312で真空中でアニールを行った後、アニール室312に不活性ガスを導入することによって常圧に戻してもよい。

【0170】このように、異なる有機化合物膜を形成するたびに搬送室（或いは成膜室）においてメタルマスク303のアライメントを行うことにより、同一装置内で、真空度を保ったまま、複数の有機化合物膜を形成することができる。このように、一つの有機化合物膜を形成する機能領域は同一の成膜室において成膜されるため、機能領域の間における不純物汚染を避けることができる。さらに本成膜装置において、異なる機能領域の間に混合領域を形成することが可能であるため、明瞭な積層構造を示すことなく複数の機能を有する発光素子を作製することができる。

【0171】なお、本実施例においては、有機化合物膜の形成までを行う装置について示したが、本発明の成膜装置はこの構成に限られることはなく、有機化合物膜上に形成される陰極を形成する成膜室や、発光素子を封止することが可能である処理室が設けられる構成であっても良い。また、赤、緑、青色の発光を示す有機化合物膜が成膜される順番は、どのような順番であっても良い。

【0172】さらに、本実施例において示した、搬送室および成膜室をクリーニングするための手段を設けても良い。なお、図3に示すようなクリーニング予備室22

を設けることができる。

【0173】また、各搬送室および各成膜室に使用済みの蒸着マスクや使用前の蒸着マスクをストックしておくためのマスク予備室を設けてもよい。

【0174】また、本実施例は、実施の形態1、実施の形態2、実施の形態3、実施の形態4または実施例1と自由に組み合わせることができる。

【0175】〔実施例3〕実施例2においては、有機化合物膜の形成までを行う装置の一例を示したが、本実施例では、封止までを行う装置をインライン方式とした場合について図6を用いて説明する。

【0176】図6において501はロード室であり、基板の搬送はここから行われる。なお、本実施例において基板とは、基板上に発光素子の陽極もしくは陰極まで（本実施例では陽極まで）形成されたもののことをいう。また、ロード室501には排気系500aが備えられ、排気系500aは第1バルブ51、ターボ分子ポンプ52、第2バルブ53、第3バルブ54及びドライポンプ55を含んだ構成からなっている。

【0177】また、本実施例において、ゲートで遮断されたロード室、搬送室、成膜室、封止室及びアンロード室等の各処理室の内部に用いる材料としては、その表面積を小さくすることで酸素や水等の不純物の吸着性を小さくすることができるので、電解研磨を施して鏡面化させたアルミニウムやステンレス（SUS）等の材料を内部壁面に用い、また、気孔がきわめて少なくなるように処理されたセラミックス等の材料からなる内部部材を用いる。なお、これらの材料は中心平均粗さが30Å以下となるような表面平滑性を有する。

【0178】第1バルブ51は、ゲート弁を有するメインバルブであるが、コンダクタンスバルブを兼ねてバタフライバルブを用いる場合もある。第2バルブ53および第3バルブ54はフォアバルブであり、まず第2バルブ53を開けてドライポンプ55によりロード室501を粗く減圧し、次に第1バルブ51及び第3バルブ54を開けてターボ分子ポンプ52でロード室501を高真空まで減圧する。なお、ターボ分子ポンプの代わりにメカニカルブースターポンプを用いても良いし、メカニカルブースターポンプで真空度を高めてからターボ分子ポンプを用いても良い。

【0179】次に、502で示されるのは搬送室である。ここでは、次に搬送される成膜室での成膜のためにメタルマスクのアライメントとメタルマスク上への基板の配置を行ってもよい。また、搬送室502に基板の反転機構を備えてもよい。なお、ここでのアライメントの方法については、図5で説明した方法で行えばよい。また、成膜室503でアライメントを行ってもよい。なお、搬送室（A）502は排気系500bを備えている。また、ロード室501とは図示しないゲートで密閉遮断されている。

【0180】さらに、搬送室(A)502は、クリーニング予備室513aを設けており、搬送室(A)502でのクリーニングが可能である。なお、搬送室(A)502に予め使用済みのメタルマスクを備えておくことにより、メタルマスクのクリーニングを行うことができる。

【0181】次に、503は蒸着法により第一の有機化合物膜を成膜するための成膜室であり、成膜室(A)と呼ぶ。成膜室(A)503は排気系500cを備えている。また、搬送室(A)502とは図示しないゲートで密閉遮断されている。

【0182】また、成膜室(A)503は、搬送室(A)502と同様にクリーニング予備室513bを設けている。

【0183】本実施例では成膜室(A)503として図1に示した構造の成膜室を設け、赤色の発光を示す第一の有機化合物膜を成膜する。また、蒸着源としては、正孔注入性の有機化合物を備えた第一の蒸着源と、正孔輸送性の有機化合物を備えた第二の蒸着源と、発光性を有する有機化合物のホストとなる正孔輸送性の有機化合物を備えた第三の蒸着源と、発光性を有する有機化合物を備えた第四の蒸着源と、ブロッキング性を有する有機化合物を備えた第五の蒸着源と、電子輸送性の有機化合物を備えた第六の蒸着源が備えられている。

【0184】また、本実施例においては、第一の蒸着源に備える正孔注入性の有機化合物として、銅フタロシアニン(以下、Cu-Pcと示す)、第二の蒸着源に備える正孔輸送性の有機化合物として、4,4'-ビス[N-(1-ナフチル)-N-フェニル-アミノ]-ビフェニル(以下、 α -NPDと示す)、第三の蒸着源に備えるホストとなる有機化合物(以下、ホスト材料という)として、4,4'-ジカルバゾール-ビフェニル(以下、CBPと示す)、第四の蒸着源に備える発光性の有機化合物として、2,3,7,8,12,13,17,18-オクタエチル-21H,23H-ポルフィリン-白金(以下、PtOEPと示す)、第五の蒸着源に備えるブロッキング性の有機化合物として、バソキユプロイン(以下、BCPと示す)、第六の蒸着源に備える電子輸送性の有機化合物として、トリス(8-キノリノラト)アルミニウム(以下、Alq3と示す)を用いる。

【0185】なお、これらの有機化合物を順に蒸着していくことにより、陽極上に正孔注入性、正孔輸送性、発光性、および電子輸送性の機能を有する領域からなる有機化合物膜を形成することができる。

【0186】また、本実施例においては、異なる機能領域の界面には、両方の機能領域を形成する有機化合物を同時に蒸着することにより混合領域を形成する。つまり、正孔注入性領域と正孔輸送性領域との界面、正孔輸送性領域と発光性領域を含む電子輸送性領域の界面にそれぞれ混合領域を形成している。

【0187】具体的には、Cu-Pcを15nmの膜厚に成膜して第一の機能領域を形成した後、Cu-Pcと α -NPDとを同時に蒸着することにより5~10nmの膜厚で第一の混合領域を形成し、 α -NPDを40nmの膜厚で成膜して第二の機能領域を形成し、 α -NPD、CBPを同時に蒸着することにより5~10nmの膜厚で第二の混合領域を形成した後、CBPを25~40nmの膜厚で成膜して、第三の機能領域を形成するが、第三の機能領域形成時にCBPとPtOEPとを同時に蒸着することにより、第三の機能領域全体、若しくは一部に第三の混合領域を形成する。なお、ここでは、第三の混合領域が発光性を有する。さらに、CBPとBCPを5~10nmの膜厚で同時に蒸着することにより第四の混合領域を形成する。また、BCPを8nmの膜厚で成膜することにより、第四の機能領域を形成する。さらに、BCPとAlq3を5~10nmの膜厚で同時に蒸着することにより第五の混合領域を形成する。最後にAlq3を25nmの膜厚で形成することにより、第五の機能領域を形成することができ、以上により、第一の有機化合物膜を形成する。

【0188】なお、ここでは第一の有機化合物膜として、6種類の機能の異なる有機化合物を6つの蒸着源にそれぞれ備えておき、これらを蒸着して有機化合物膜を形成する場合について説明したが、本実施例は、これに限られることはなく複数であればよい。また、一つの蒸着源に備えられる有機化合物は必ずしも一つである必要はなく、複数であっても良い。例えば、蒸着源に発光性の有機化合物として備えられている一種類の材料の他に、ドーバントとなりうる別の有機化合物と一緒に備えておいても良い。なお、これらの複数の機能を有し、赤色発光を示す有機化合物膜を形成する有機化合物としては公知の材料を用いれば良い。

【0189】なお、蒸着源は、マイクロコンピュータによりその成膜速度を制御できるようにしておくことと良い。また、これにより、同時に複数の有機化合物を成膜する際の混合比率を制御することができるようにしておくことと良い。

【0190】次に、506で示されるのも搬送室である。ここでは、次に搬送される成膜室での成膜のためにメタルマスクのアライメントとメタルマスク上への基板の配置を行ってもよい。また、成膜室507でアライメントを行ってもよい。なお、搬送室(B)506は排気系500dを備えている。また、成膜室(A)503とは図示しないゲートで密閉遮断されている。さらにアライメント室(A)502と同様に図示しないゲートで密閉遮断されたクリーニング予備室513cを備えている。

【0191】次に、507は蒸着法により第二の有機化合物膜を成膜するための成膜室であり、成膜室(B)と呼ぶ。成膜室(B)507は排気系500eを備えている。

る。また、搬送室（B）506とは図示しないゲートで密閉遮断されている。さらに成膜室（A）503と同様に図示しないゲートで密閉遮断されたクリーニング予備室513dを備えている。

【0192】本実施例では成膜室（B）507として図1に示した構造の成膜室を設け、緑色の発光を示す第二の有機化合物膜を成膜する。また、蒸着源としては、正孔注入性の有機化合物を備えた第一の蒸着源と、正孔輸送性の有機化合物を備えた第二の蒸着源と第三の蒸着源、正孔輸送性のホスト材料を備えた第四の蒸着源と、発光性の有機化合物を備えた第五の蒸着源と、ブロッキング性を有する有機化合物を備えた第六の蒸着源と、電子輸送性の有機化合物を備えた第七の蒸着源が備えられている。

【0193】また、本実施例においては、第一の蒸着源に備える正孔注入性の有機化合物として、Cu-Pc、第二の蒸着源に備える正孔輸送性の有機化合物として、MTDATA、第三の蒸着源に備える正孔輸送性の有機化合物として、 α -NPD、第四の蒸着源に備える正孔輸送性のホスト材料としてCBP、第五の蒸着源に備える発光性の有機化合物としてトリス（2-フェニルピリジン）イリジウム（Ir(pppy)₃）、第六の蒸着源に備えるブロッキング性の有機化合物として、BCP、第七の蒸着源に備える電子輸送性の有機化合物として、Alq₃を用いる。

【0194】なお、これらの有機化合物を順に蒸着していくことにより、陽極上に正孔輸送性、発光性、ブロッキング性、および電子輸送性の機能を有する領域からなる第二の有機化合物膜を形成することができる。

【0195】また、本実施例においては、異なる機能領域の界面には、両方の機能領域を形成する有機化合物を同時に蒸着することにより混合領域を形成する。つまり、正孔輸送性領域とブロッキング性領域との界面、ブロッキング性領域と電子輸送性領域の界面にそれぞれ混合領域を形成している。

【0196】具体的には、Cu-Pcを10nmの膜厚に成膜して第一の機能領域を形成した後、Cu-PcとMTDATAとを同時に蒸着することにより5~10nmの膜厚で第一の混合領域を形成し、MTDATAを20nmの膜厚に成膜して、第二の機能領域を形成し、MTDATAと α -NPDとを同時に蒸着することにより5~10nmの膜厚で第二の混合領域を形成し、 α -NPDを10nmの膜厚に成膜して、第三の機能領域を形成し、 α -NPDとCBPとを同時に蒸着することにより5~10nmの膜厚で第三の混合領域を形成し、CBPを20~40nmの膜厚に成膜して、第四の機能領域を形成し、第四の機能領域を形成する際にその一部または全体に（Ir(pppy)₃）を同時に蒸着することにより第四の混合領域を形成し、CBPとBCPを同時に蒸着することにより5~10nmの膜厚で第五の混合領

域を形成し、BCPを10nmの膜厚に成膜して第五の機能領域を形成し、BCPとAlq₃を同時に蒸着することにより5~10nmの膜厚で第六の混合領域を形成し、最後にAlq₃を40nmの膜厚で形成することにより、第六の機能領域を形成し、第二の有機化合物膜を形成する。

【0197】なお、ここでは第二の有機化合物膜として、機能の異なる有機化合物を7つの蒸着源にそれぞれ備えておき、これらを蒸着して有機化合物膜を形成する場合について説明したが、本実施例は、これに限られることはなく複数であればよい。なお、これらの複数の機能を有し、緑色発光を示す有機化合物膜を形成する有機化合物としては公知の材料を用いれば良い。

【0198】次に、508で示されるのも搬送室である。ここでは、次に搬送される成膜室での成膜のためにメタルマスクのアライメントとメタルマスク上への基板の配置を行ってもよい。また、成膜室509でアライメントを行ってもよい。なお、搬送室（C）508は排気系500fを備えている。また、成膜室（B）507とは図示しないゲートで密閉遮断されている。さらに搬送室（A）502と同様に図示しないゲートで密閉遮断されたクリーニング予備室513eを備えている。

【0199】次に、509は蒸着法により第三の有機化合物膜を成膜するための成膜室であり、成膜室（C）と呼ぶ。成膜室（C）509は排気系500gを備えている。また、搬送室（C）508とは図示しないゲートで密閉遮断されている。さらに成膜室（A）503と同様に図示しないゲートで密閉遮断されたクリーニング予備室513fを備えている。

【0200】本実施例では成膜室（C）509として図1に示した構造の成膜室を設け、青色発光を示す第三の有機化合物膜を成膜する。また、蒸着源としては、正孔注入性の有機化合物を備えた第一の蒸着源と、発光性を有する有機化合物を備えた第二の蒸着源と、ブロッキング性を有する有機化合物を備えた第三の蒸着源と、電子輸送性の有機化合物を備えた第四の蒸着源が備えられている。

【0201】また、本実施例においては、第一の蒸着源に備える正孔注入性の有機化合物として、Cu-Pc、第二の蒸着源に備える発光性の有機化合物として、 α -NPD、第三の蒸着源に備えるブロッキング性の有機化合物として、BCP、第四の蒸着源に備える電子輸送性の有機化合物として、Alq₃を用いる。

【0202】なお、これらの有機化合物を順に蒸着していくことにより、陽極上に正孔注入性、発光性、ブロッキング性および電子輸送性の機能を有する領域からなる第三の有機化合物膜を形成することができる。

【0203】また、本実施例においては、異なる機能領域の界面には、両方の機能領域を形成する有機化合物を同時に蒸着することにより混合領域を形成する。つま

り、正孔注入性領域と発光性領域の界面、および発光性領域とブロッキング性領域との界面、ブロッキング性領域と電子輸送性領域との界面、にそれぞれ混合領域を形成している。

【0204】具体的には、Cu-Pcを20nmの膜厚に成膜して第一の機能領域を形成した後、Cu-Pcと α -NPDとを同時に蒸着することにより5~10nmの膜厚で第一の混合領域を形成し、 α -NPDを40nmの膜厚で成膜して第二の機能領域を形成し、 α -NPDとBCPを同時に蒸着することにより5~10nmの膜厚で第二の混合領域を形成し、BCPを10nmの膜厚に成膜して第三の機能領域を形成し、BCPとAlq3を同時に蒸着することにより5~10nmの膜厚で第三の混合領域を形成し、最後にAlq3を40nmの膜厚で形成することにより、第三の有機化合物膜を形成する。

【0205】なお、ここでは第三の有機化合物膜として、4種類の機能の異なる有機化合物を4つの蒸着源にそれぞれ備えておき、これらを順に蒸着して有機化合物膜を形成する場合について説明したが、これに限られることはなく複数であればよい。また、一つの蒸着源に備えられる有機化合物は必ずしも一つである必要はなく、複数であっても良い。例えば、蒸着源に発光性の有機化合物として備えられている一種類の材料の他に、ドーパントとなりうる別の有機化合物と一緒に備えておいても良い。なお、これらの複数の機能を有し、青色発光を示す有機化合物膜を形成する有機化合物としては公知の材料を用いれば良い。

【0206】また、本実施例においては、第一の成膜室である成膜室(A)503において、赤色の発光を示す有機化合物膜を形成し、第二の成膜室である成膜室

(B)507において、緑色の発光を示す有機化合物膜を形成し、第三の成膜室である成膜室(C)509において、青色の発光を示す有機化合物膜を形成する場合について説明したが、形成される順番はこれに限られることはなく、成膜室(A)503、成膜室(B)507、成膜室(C)509において、赤色の発光を示す有機化合物膜、緑色の発光を示す有機化合物膜、青色の発光を示す有機化合物膜のいずれかが形成されればよい。さらに、もう一つ成膜室を設けて白色発光を示す有機化合物膜を形成されるようにしても良い。

【0207】また、ここでアニール炉を設けて、これらの有機化合物の成膜が終了した後に真空中でアニールしてもよい。この成膜後のアニール(脱気)によって基板上に形成した有機化合物層中の酸素や水分などの不純物をさらに除去し、高密度、且つ、高純度な有機化合物層を形成することができる。

【0208】次に、510は蒸着法により発光素子の陽極もしくは陰極となる導電膜(本実施例では陰極となる金属膜)を成膜するための成膜室であり、成膜室(D)

と呼ぶ。成膜室(D)510は排気系500hを備えている。また、成膜室(C)509とは図示しないゲートで密閉遮断されている。さらに成膜室(A)503と同様に図示しないゲートで密閉遮断されたクリーニング予備室513gを備えている。

【0209】本実施例では成膜室(D)510として図1に示した構造の成膜室を設けている。従って成膜室(D)510の詳細な動作に関しては、図1の説明を参照すれば良い。

【0210】本実施例では、成膜室(D)510において、発光素子の陰極となる導電膜としてAl-Li合金膜(アルミニウムとリチウムとの合金膜)を成膜する。なお、周期表の1族もしくは2族に属する元素とアルミニウムとを共蒸着することも可能である。

【0211】さらに、ここでCVD室を設けて、窒化珪素膜、酸化珪素膜及びDLC膜等の絶縁膜を発光素子の保護膜(パッシベーション膜)として形成させてもよい。なお、CVD室を設ける場合には、CVD室で用いる材料ガスを予め高純度化するためのガス精製機を設けておくと良い。

【0212】次に、511は封止室であり、排気系500iを備えている。また、成膜室(D)510とは図示しないゲートで密閉遮断されている。封止室511では、最終的に発光素子を密閉空間に封入するための処理が行われる。この処理は形成された発光素子を酸素や水分から保護するための処理であり、カバー材で機械的に封入する、又は熱硬化性樹脂若しくは紫外光硬化性樹脂で封入するといった手段を用いる。

【0213】カバー材としては、ガラス、セラミックス、プラスチックもしくは金属を用いることができるが、カバー材側に光を放射させる場合は透光性でなければならない。また、カバー材と上記発光素子が形成された基板とは熱硬化性樹脂又は紫外光硬化性樹脂等のシール材を用いて貼り合わせられ、熱処理又は紫外光照射処理によって樹脂を硬化させて密閉空間を形成する。この密閉空間の中に酸化バリウムに代表される吸湿材を設けることも有効である。

【0214】また、カバー材と発光素子の形成された基板との空間を熱硬化性樹脂若しくは紫外光硬化性樹脂で充填することも可能である。この場合、熱硬化性樹脂若しくは紫外光硬化性樹脂の中に酸化バリウムに代表される吸湿材を添加しておくことは有効である。

【0215】図6に示した成膜装置では、封止室511の内部に紫外光を照射するための機構(以下、紫外光照射機構という)が設けられており、この紫外光照射機構から発した紫外光によって紫外光硬化性樹脂を硬化させる構成となっている。

【0216】最後に、512はアンロード室であり、排気系500jを備えている。発光素子が形成された基板はここから取り出される。

【0217】以上のように、図6（または図1）に示した成膜装置を用いることで完全に発光素子を密閉空間に封入するまで外気に晒さずに済むため、信頼性の高い発光装置を作製することが可能となる。

【0218】また、本実施例は、実施の形態1、実施の形態2、実施の形態3、実施の形態4、実施例1、または実施例2と自由に組み合わせることができる。

【0219】〔実施例4〕本発明の成膜装置について図7を用いて説明する。図7において、701は搬送室であり、搬送室701には搬送機構（A）702が備えられ、基板703の搬送が行われる。搬送室701は減圧雰囲気とされており、各処理室とはゲートによって連結されている。各処理室への基板の受け渡しは、ゲートを開けた際に搬送機構（A）702によって行われる。また、搬送室701を減圧するには、ドライポンプ、メカニカルブースターポンプ、ターボ分子ポンプ（磁気浮上型）もしくはクライオポンプなどの排気ポンプを用いることが可能であるが、より高純度の高真空状態を得るためには磁気浮上型のターボ分子ポンプが好ましい。

【0220】以下に、各処理室についての説明を行う。なお、搬送室701は減圧雰囲気となるので、搬送室701に直接的に連結された処理室には全て排気ポンプ（図示せず）が備えられている。排気ポンプとしては上述のドライポンプ、メカニカルブースターポンプ、ターボ分子ポンプ（磁気浮上型）もしくはクライオポンプが用いられるが、ここでも磁気浮上型のターボ分子ポンプが好ましい。

【0221】まず、704は基板のセッティング（設置）を行うロード室である。ロード室704はゲート700aにより搬送室701と連結され、ここに基板703をセットしたキャリア（図示せず）が配置される。なお、ロード室704は、素子形成まで終了した基板を封止室への搬送室の役割も兼ねる。なお、ロード室704は基板搬入用と基板搬送用とで部屋が区別されていても良い。また、ロード室704は上述の排気ポンプと高純度の窒素ガスまたは希ガスを導入するためのパージラインを備えている。なお、排気ポンプとしては、ターボ分子ポンプが望ましい。さらに、このパージラインには、ガス精製機が備えられており、装置内に導入されるガスの不純物（酸素や水）が予め除去されるようになっている。

【0222】なお、本実施例では基板703として、発光素子の陽極となる透明導電膜まで形成した基板を用いる。本実施例では基板703を、被成膜面を下向きにしてキャリアにセットする。

【0223】次に、705で示されるのはメタルマスクのアライメント及び発光素子の陽極もしくは陰極（本実施例では陽極）まで形成された基板とメタルマスクの位置合わせを行うアライメント室であり、アライメント室705はゲート700bにより搬送室701と連結され

る。なお、異なる有機化合物膜を形成するたびにアライメント室においてメタルマスクのアライメント及び基板とメタルマスクの位置合わせが行われる。また、アライメント室705には、イメージセンサーとして知られているCCD (Charge Coupled Device)を備えておくことにより、メタルマスクを用いて成膜を行う際に基板とメタルマスクの位置合わせを精度良く行うことを可能にする。

【0224】さらに、アライメント室705には、クリーニング予備室722aが連結されている。クリーニング予備室722aの構成は、図3及び実施の形態2に示すとおりである。また、反応性ガスを用いてクリーニングを行ってもよい。また、クリーニング予備室を設けず、実施の形態3に示したように成膜室内にガス（Ar、H₂、F₂、NF₃、またはO₂から選ばれた一種または複数種のガス）を導入して、成膜室内でプラズマを発生させてドライクリーニングを行っても良いし、Arガス等を導入してスパッタ法による物理的なクリーニングを行っても良い。

【0225】反応性ガスを用いてクリーニングを行う場合、 μ 波を発生させる μ 波発振器を有し、ここで発生した μ 波は導波管を通してプラズマ放電管に送られる。なお、ここで用いる μ 波発振器からは、約2.45GHzの μ 波が放射される。また、プラズマ放電管には、ガス導入管から反応性ガスが供給される。なお、反応性ガスとして、NF₃、CF₄、またはC₂F₆などを用いれば良い。そして、プラズマ放電管において反応性ガスが μ 波により分解されてラジカルが発生する。このラジカルは、ガス導入管を通り、ゲートを介して連結されたアライメント室705に導入される。そして、アライメント室705には、有機化合物膜が付着したメタルマスクを備えておく。そして、クリーニング予備室722aとアライメント室705の間に設けられているゲートを開くことにより、アライメント室705にラジカルを導入することができる。これにより、メタルマスクのクリーニングを行うことができる。

【0226】次に、706は蒸着法により有機化合物膜を成膜するための成膜室であり、成膜室（A）と呼ぶ。成膜室（A）706はゲート700cを介して搬送室701に連結される。本実施例では成膜室（A）706として図1に示した構造の成膜室を設けている。

【0227】本実施例では、成膜室（A）706内の成膜部707において、赤色に発光する第一の有機化合物膜を成膜する。

【0228】なお、有機化合物を順に蒸着していくことにより、陽極上に正孔注入性、正孔輸送性、発光性、および電子輸送性の機能を有する領域からなる有機化合物膜を形成することができる。

【0229】また、成膜室（A）706はゲート700gを介して材料交換室714に連結される。なお、材料

交換室 714 には、交換した有機化合物を加熱するヒーターが設けられている。予め有機化合物を加熱することで水等の不純物を除去することができる。この時加える温度は 200℃ 以下であることが望ましい。また、材料交換室 714 には、内部を減圧状態にすることができる排気ポンプが備えられているので、外部から有機化合物を追加または交換して加熱処理した後、内部を減圧状態にする。そして、成膜室内と同じ圧力状態になったところでゲート 700g を開け、成膜室内部の蒸発源に有機化合物を備えることができるようになっている。なお、有機化合物は、搬送機構などにより成膜室内の蒸発源に備えられる。

【0230】なお、成膜室 (A) 706 内における成膜プロセスに関しては、実施の形態 1 に記載した図 1 の説明や、実施例 1 を参照すれば良い。

【0231】なお、成膜室 (A) 706 にもアライメント室 705 と同様にクリーニング予備室 722b がゲート (図示せず) を介して連結されている。なお、具体的な構成は、クリーニング予備室 722a と同様であり、成膜室 (A) 706 内部に付着した有機化合物等を除去することができる。

【0232】次に、708 は蒸着法により第二の有機化合物膜を成膜するための成膜室であり、成膜室 (B) と呼ぶ。成膜室 (B) 708 はゲート 700d を介して搬送室 701 に連結される。本実施例では成膜室 (B) 708 として図 1 に示した構造の成膜室を設けている。本実施例では、成膜室 (B) 708 内の成膜部 709 において、緑色に発光する有機化合物膜を成膜する。

【0233】なお、有機化合物を順に蒸着していくことにより、陽極上に正孔輸送性、発光性、ブロッキング性および電子輸送性の機能を有する領域からなる有機化合物膜を形成することができる。

【0234】また、成膜室 (B) 708 はゲート 700h を介して材料交換室 715 に連結される。なお、材料交換室 715 には、交換した有機化合物を加熱するヒーターが設けられている。予め有機化合物を加熱することで水等の不純物を除去することができる。この時加える温度は 200℃ 以下であることが望ましい。また、材料交換室 715 には、内部を減圧状態にすることができる排気ポンプが備えられているので、外部から有機化合物を導入した後、内部を減圧状態にする。そして、成膜室内と同じ圧力状態になったところでゲート 700h を開け、成膜室内部の蒸発源に有機化合物を備えることができるようになっている。なお、有機化合物は、搬送機構などにより成膜室内の蒸発源に備えられる。

【0235】なお、成膜室 (B) 708 内における成膜プロセスに関しては、実施の形態 1 に記載した図 1 の説明や実施例 1 を参照すれば良い。なお、成膜室 (B) 708 にもアライメント室 705 と同様にクリーニング予備室 722c がゲート (図示せず) を介して連結されてい

る。

【0236】次に、710 は蒸着法により第三の有機化合物膜を成膜するための成膜室であり、成膜室 (C) と呼ぶ。成膜室 (C) 710 はゲート 700e を介して搬送室 701 に連結される。本実施例では成膜室 (C) 710 として図 1 に示した構造の成膜室を設けている。本実施例では、成膜室 (C) 710 内の成膜部 711 において、青色に発光する有機化合物膜を成膜する。

【0237】なお、有機化合物を順に蒸着していくことにより、陽極上に正孔注入性、発光性、ブロッキング性および電子輸送性の機能を有する領域からなる有機化合物膜を形成することができる。

【0238】また、成膜室 (C) 710 はゲート 700i を介して材料交換室 716 に連結される。

【0239】なお、成膜室 (C) 710 内における成膜プロセスに関しては、実施の形態 1 に記載した図 1 の説明や実施例 1 を参照すれば良い。

【0240】なお、成膜室 (C) 710 にもアライメント室 705 と同様にクリーニング予備室 722d がゲート (図示せず) を介して連結されている。

【0241】次に、712 は蒸着法により発光素子の陽極もしくは陰極となる導電膜 (本実施例では陰極となる金属膜) を成膜するための成膜室であり、成膜室 (D) と呼ぶ。成膜室 (D) 712 はゲート 700f を介して搬送室 701 に連結される。本実施例では、成膜室

(D) 712 内の成膜部 713 において、発光素子の陰極となる導電膜として Al-Li 合金膜 (アルミニウムとリチウムとの合金膜) を成膜する。なお、周期表の 1 族もしくは 2 族に属する元素とアルミニウムとを共蒸着することも可能である。

【0242】また、成膜室 (D) 712 はゲート 700j を介して材料交換室 717 に連結される。なお、材料交換室 717 には、交換した導電材料を加熱するヒーターが設けられている。なお、成膜室 (D) 712 にもアライメント室 705 と同様にクリーニング予備室 722e がゲート (図示せず) を介して連結されている。

【0243】また、成膜室 (A) 706、成膜室 (B) 708、成膜室 (C) 710 及び成膜室 (D) 712 には、各成膜室内を加熱する機構を備えておく。これにより、成膜室内の不純物の一部を除去することができる。

【0244】また、成膜室 (A) 706、成膜室 (B) 708、成膜室 (C) 710 及び成膜室 (D) 712 は、排気ポンプにより減圧される。なお、この時の到達真空度は 1.0×10^{-6} Pa 以上であることが望ましく、例えば、排気速度が 10000 l/s (H_2O) のクライオポンプを用いて、成膜室内部の表面積を 10 m^2 とし、成膜室内部をアルミニウムで形成したときの成膜室内部のリーク量は、20 時間で $4.1 \times 10^{-7} \text{ Pa} \cdot \text{m}^3 \cdot \text{s}^{-1}$ 以下になるようにしなければならない。

【0245】次に、718 は封止室 (封入室またはグロ

ープボックスともいう)であり、ゲート700kを介してロード室704に連結されている。封止室718では、最終的に発光素子を密閉空間に封入するための処理が行われる。この処理は形成された発光素子を酸素や水分から保護するための処理であり、カバー材で機械的に封入する、又は熱硬化性樹脂若しくは紫外光硬化性樹脂で封入するといった手段を用いる。

【0246】カバー材としては、ガラス、セラミックス、プラスチックもしくは金属を用いることができるが、カバー材側に光を放射させる場合は透光性でなければならない。また、カバー材と上記発光素子が形成された基板とは熱硬化性樹脂又は紫外光硬化性樹脂等のシール剤を用いて貼り合わせられ、熱処理又は紫外光照射処理によって樹脂を硬化させて密閉空間を形成する。この密閉空間の中に酸化バリウムに代表される吸湿剤を設けることも有効である。

【0247】また、カバー材と発光素子の形成された基板との空間を熱硬化性樹脂若しくは紫外光硬化性樹脂で充填することも可能である。この場合、熱硬化性樹脂若しくは紫外光硬化性樹脂の中に酸化バリウムに代表される吸湿材を添加しておくことは有効である。

【0248】図7に示した成膜装置では、封止室718の内部に紫外光を照射するための機構(以下、紫外光照射機構という)719が設けられており、この紫外光照射機構719から発した紫外光によって紫外光硬化性樹脂を硬化させる構成となっている。また、封止室718の内部は排気ポンプを取り付けることで減圧にすることも可能である。上記封入工程をロボット操作で機械的に行う場合には、減圧下で行うことで酸素や水分の混入を防ぐことができる。なお、具体的には、酸素や水の濃度は0.3ppm以下にすることが望ましい。また、逆に封止室718の内部を与圧とすることも可能である。この場合、高純度な窒素ガスや希ガスでパージしつつ与圧とし、外気から酸素等が侵入することを防ぐ。

【0249】次に、封止室718には受渡室(パスボックス)720が連結される。受渡室720には搬送機構(B)721が設けられ、封止室718で発光素子の封入が完了した基板を受渡室720へと搬送する。受渡室720も排気ポンプを取り付けることで減圧とすることが可能である。この受渡室720は封止室718を直接外気に晒さないようにするための設備であり、ここから基板を取り出す。その他、封止室において用いる部材を供給する部材供給室(図示せず)を設けることも可能である。

【0250】なお、本実施例において図示しなかったが、発光素子の形成後に窒化珪素や酸化珪素等の珪素を含む化合物やこれらの化合物の上に炭素を含むDLC(Diamond Like Carbon)膜を積層させた絶縁膜を発光素子上に形成させても良い。なお、DLC(Diamond Like Carbon)膜とは、ダイヤモンド結合(sp³結合)とグ

ラファイト結合(sp²結合)が混在した非晶質膜である。またこの場合には、自己バイアスを印加することでプラズマを発生させ、原料ガスのプラズマ放電分解により薄膜を形成させるCVD(chemical vapor deposition)装置を備えた成膜室を設ければよい。

【0251】以上のように、図7に示した成膜装置を用いることで完全に発光素子を密閉空間に封入するまで外気に晒さずに済むため、信頼性の高い発光装置を作製することが可能となる。

【0252】また、本実施例は、実施の形態1、実施の形態2、実施の形態4、実施例1、または実施例2と自由に組み合わせることができる。

【0253】[実施例5] 本実施例では、本発明の成膜装置を用いて作製した発光装置について説明する。図8は、アクティブマトリクス型発光装置の断面図である。なお、能動素子としてここでは薄膜トランジスタ(以下、「TFT」と記す)を用いているが、MOSトランジスタを用いてもよい。

【0254】また、TFTとしてトップゲート型TFT(具体的にはプレーナ型TFT)を例示するが、ボトムゲート型TFT(典型的には逆スタガ型TFT)を用いることもできる。

【0255】本実施例では、基板800としてバリウムホウケイ酸ガラス、またはアルミノホウケイ酸ガラスなどのガラスからなる基板、石英基板やシリコン基板、金属基板またはステンレス基板の表面に絶縁膜を形成したものをを用いればよい。また、本実施例の処理温度に耐えうる耐熱性を有するプラスチック基板を用いてもよいし、可撓性基板を用いても良い。

【0256】まず、厚さ0.7mmの耐熱性ガラス基板(基板800)上にプラズマCVD法により下地絶縁膜の下層801として、プラズマCVD法で成膜温度400℃、原料ガスSiH₄、NH₃、N₂Oから作製される酸化窒化シリコン膜(組成比Si=32%、O=27%、N=24%、H=17%)を50nm(好ましくは10~200nm)形成する。次いで、表面をオゾン水で洗浄した後、表面の酸化膜を希フッ酸(1/100希釈)で除去する。次いで、下地絶縁膜の上層802として、プラズマCVD法で成膜温度400℃、原料ガスSiH₄、N₂Oから作製される酸化窒化シリコン膜(組成比Si=32%、O=59%、N=7%、H=2%)を100nm(好ましくは50~200nm)の厚さに積層形成し、さらに大気解放せずにプラズマCVD法で成膜温度300℃、成膜ガスSiH₄で非晶質構造を有する半導体膜(ここではアモルファスシリコン膜)を54nmの厚さ(好ましくは25~200nm)で形成する。

【0257】本実施例では下地絶縁膜を2層構造として示したが、珪素を主成分とする絶縁膜の単層膜または2層以上積層させた構造として形成しても良い。また、半導体膜の材料に限定はないが、好ましくはシリコンまた

はシリコンゲルマニウム ($\text{Si}_x\text{Ge}_{1-x}$ ($x=0.00$ $01\sim0.02$)) 合金などを用い、公知の手段 (スパッタ法、LPCVD法、またはプラズマCVD法等) により形成すればよい。また、プラズマCVD装置は、枚葉式の装置でもよいし、バッチ式の装置でもよい。また、同一の成膜室で大気に触れることなく下地絶縁膜と半導体膜とを連続成膜してもよい。

【0258】次いで、非晶質構造を有する半導体膜の表面を洗浄した後、オゾン水で表面に約2nmの極薄い酸化膜を形成する。次いで、TFETのしきい値を制御するために微量な不純物元素 (ボロンまたはリン) のドーピングを行う。ここでは、ジボラン (B_2H_6) を質量分離しないでプラズマ励起したイオンドーピング法を用い、ドーピング条件を加速電圧15kV、ジボランを水素で1%に希釈したガスを流量30sccmとし、ドーズ量 $2 \times 10^{12}/\text{cm}^2$ で非晶質シリコン膜にボロンを添加する。

【0259】次いで、重量換算で10ppmのニッケルを含む酢酸ニッケル塩溶液をスピナーで塗布した。塗布に代えてスパッタ法でニッケル元素を全面に散布する方法を用いてもよい。

【0260】次いで、加熱処理を行い結晶化させて結晶構造を有する半導体膜を形成する。この加熱処理は、電気炉の熱処理または強光の照射を用いればよい。電気炉の熱処理で行う場合は、 $500^\circ\text{C}\sim650^\circ\text{C}$ で4~24時間で行えばよい。ここでは脱水素化のための熱処理

(500°C 、1時間) の後、結晶化のための熱処理 (550°C 、4時間) を行って結晶構造を有するシリコン膜を得た。なお、ここでは炉を用いた熱処理を用いて結晶化を行ったが、短時間での結晶化が可能なランプアニール装置で結晶化を行ってもよい。

【0261】次いで、結晶構造を有するシリコン膜表面の酸化膜を希フッ酸等で除去した後、大粒径な結晶を得るため、連続発振が可能な固体レーザーを用い、基本波の第2高調波~第4高調波を半導体膜に照射する。レーザー光の照射は大気中、または酸素雰囲気中で行う。なお、大気中、または酸素雰囲気中で行うため、レーザー光の照射により表面に酸化膜が形成される。代表的には、Nd:YVO₄レーザー (基本波1064nm) の第2高調波 (532nm) や第3高調波 (355nm) を適用すればよい。出力10Wの連続発振のYVO₄レーザーから射出されたレーザー光を非線形光学素子により高調波に変換する。また、共振器の中にYVO₄結晶と非線形光学素子を入れて、高調波を射出する方法もある。そして、好ましくは光学系により照射面にて矩形状または楕円形状のレーザー光に成形して、被処理体に照射する。このときのエネルギー密度は $0.01\sim100\text{MW}/\text{cm}^2$ 程度 (好ましくは $0.1\sim10\text{MW}/\text{cm}^2$) が必要である。そして、 $10\sim2000\text{cm}/\text{s}$ 程度の速度でレーザー光に対して相対的に半導体膜を移動させて照射すれば

よい。

【0262】もちろん、連続発振のYVO₄レーザーの第2高調波を照射する前の結晶構造を有するシリコン膜を用いてTFETを作製することもできるが、レーザー照射後の結晶構造を有するシリコン膜のほうが結晶性が向上しているため、TFETの電気的特性が向上するので望ましい。例えば、上記レーザー照射前の結晶構造を有するシリコン膜を用いてTFETを作製すると、移動度は $300\text{cm}^2/\text{Vs}$ 程度であるが、上記レーザー照射後の結晶構造を有するシリコン膜を用いてTFETを作製すると、移動度は $500\sim600\text{cm}^2/\text{Vs}$ 程度と著しく向上する。

【0263】なお、ここではシリコンの結晶化を助長する金属元素としてニッケルを用いて結晶化させた後、さらに連続発振のYVO₄レーザーの第2高調波を照射したが、特に限定されず、非晶質構造を有するシリコン膜を成膜し、脱水素化のための熱処理を行った後、上記連続発振のYVO₄レーザーの第2高調波を照射して結晶構造を有するシリコン膜を得てもよい。

【0264】また、連続発振のレーザーに代えてパルス発振のレーザーを用いることもでき、パルス発振のエキシマレーザーを用いる場合には、周波数300Hzとし、レーザーエネルギー密度を $100\sim1000\text{mJ}/\text{cm}^2$ (代表的には $200\sim800\text{mJ}/\text{cm}^2$) とするのが望ましい。このとき、レーザー光を50~98%オーバーラップさせても良い。

【0265】次いで、上記レーザー光の照射により形成された酸化膜に加え、オゾン水で表面を120秒処理して合計1~5nmの酸化膜からなるバリア層を形成する。本実施例ではオゾン水を用いてバリア層を形成したが、酸素雰囲気下の紫外線の照射で結晶構造を有する半導体膜の表面を酸化する方法や酸素プラズマ処理により結晶構造を有する半導体膜の表面を酸化する方法やプラズマCVD法やスパッタ法や蒸着法などで1~10nm程度の酸化膜を堆積してバリア層を形成してもよい。また、バリア層を形成する前にレーザー光の照射により形成された酸化膜を除去してもよい。

【0266】次いで、上記バリア層上にプラズマCVD法またはスパッタ法でゲッターリングサイトとなるアルゴン元素を含む非晶質シリコン膜を50nm~400nm、ここでは膜厚150nmで形成する。本実施例では、スパッタ法でシリコンターゲットを用い、アルゴン雰囲気下、圧力0.3Paで成膜する。

【0267】その後、 650°C に加熱された炉に入れて3分の熱処理を行いゲッターリングして、結晶構造を有する半導体膜中のニッケル濃度を低減する。炉に代えてランプアニール装置を用いてもよい。

【0268】次いで、バリア層をエッチングストッパーとして、ゲッターリングサイトであるアルゴン元素を含む非晶質シリコン膜を選択的に除去した後、バリア層を希

フッ酸で選択的に除去する。なお、ゲッタリングの際、ニッケルは酸素濃度の高い領域に移動しやすい傾向があるため、酸化膜からなるバリア層をゲッタリング後に除去することが望ましい。

【0269】次いで、得られた結晶構造を有するシリコン膜（ポリシリコン膜とも呼ばれる）の表面にオゾン水で薄い酸化膜を形成した後、レジストからなるマスクを形成し、所望の形状にエッチング処理して島状に分離された半導体層を形成する。半導体層を形成した後、レジストからなるマスクを除去する。

【0270】次いで、フッ酸を含むエッチャントで酸化膜を除去すると同時にシリコン膜の表面を洗浄した後、ゲート絶縁膜803となる珪素を主成分とする絶縁膜を形成する。ここでは、プラズマCVD法により115nmの厚さで酸化窒化シリコン膜（組成比Si=32%、O=59%、N=7%、H=2%）で形成した。

【0271】次いで、ゲート絶縁膜上に膜厚20~100nmの第1の導電膜と、膜厚100~400nmの第2の導電膜とを積層形成する。本実施例では、ゲート絶縁膜803上に膜厚50nmの窒化タンタル膜、膜厚370nmのタングステン膜を順次積層し、以下に示す手順でパターンニングを行って各ゲート電極及び各配線を形成する。

【0272】第1の導電膜及び第2の導電膜を形成する導電性材料としてはTa、W、Ti、Mo、Al、Cuから選ばれた元素、または前記元素を主成分とする合金材料もしくは化合物材料で形成する。また、第1の導電膜及び第2の導電膜としてリン等の不純物元素をドーピングした多結晶シリコン膜に代表される半導体膜や、AgPdCu合金を用いてもよい。また、2層構造に限定されず、例えば、膜厚50nmのタングステン膜、膜厚500nmのアルミニウムとシリコンの合金（Al-Si）膜、膜厚30nmの窒化チタン膜を順次積層した3層構造としてもよい。また、3層構造とする場合、第1の導電膜のタングステンに代えて窒化タングステンをを用いてもよいし、第2の導電膜のアルミニウムとシリコンの合金（Al-Si）膜に代えてアルミニウムとチタンの合金膜（Al-Ti）を用いてもよいし、第3の導電膜の窒化チタン膜に代えてチタン膜を用いてもよい。また、単層構造であってもよい。

【0273】上記第1の導電膜及び第2の導電膜のエッチング（第1のエッチング処理および第2のエッチング処理）にはICP（Inductively Coupled Plasma：誘導結合型プラズマ）エッチング法を用いると良い。ICPエッチング法を用い、エッチング条件（コイル型の電極に印加される電力量、基板側の電極に印加される電力量、基板側の電極温度等）を適宜調節することによって所望のテーパ形状に膜をエッチングすることができ、ここでは、レジストからなるマスクを形成した後、第1のエッチング条件として1Paの圧力でコイル型の電

極に700WのRF（13.56MHz）電力を投入し、エッチング用ガスにCF₄とCl₂とO₂とを用い、それぞれのガス流量比を25/25/10（sccm）とし、基板側（試料ステージ）にも150WのRF（13.56MHz）電力を投入し、実質的に負の自己バイアス電圧を印加する。なお、基板側の電極面積サイズは、12.5cm×12.5cmであり、コイル型の電極面積サイズ（ここではコイルの設けられた石英円板）は、直径25cmの円板である。この第1のエッチング条件によりW膜をエッチングして端部をテーパ形状とする。この後、レジストからなるマスクを除去せずに第2のエッチング条件に変え、エッチング用ガスにCF₄とCl₂とを用い、それぞれのガス流量比を30/30（sccm）とし、1Paの圧力でコイル型の電極に500WのRF（13.56MHz）電力を投入してプラズマを生成して約30秒程度のエッチングを行った。基板側（試料ステージ）にも20WのRF（13.56MHz）電力を投入し、実質的に負の自己バイアス電圧を印加する。CF₄とCl₂を混合した第2のエッチング条件ではW膜及びTa₂N膜とも同程度にエッチングされる。なお、ここでは、第1のエッチング条件及び第2のエッチング条件を第1のエッチング処理と呼ぶこととする。

【0274】次いで、レジストからなるマスクを除去せずに第2のエッチング処理を行う。ここでは、第3のエッチング条件としてエッチング用ガスにCF₄とCl₂とを用い、それぞれのガス流量比を30/30（sccm）とし、1Paの圧力でコイル型の電極に500WのRF（13.56MHz）電力を投入してプラズマを生成してエッチングを60秒行った。基板側（試料ステージ）にも20WのRF（13.56MHz）電力を投入し、実質的に負の自己バイアス電圧を印加する。この後、レジストからなるマスクを除去せずに第4のエッチング条件に変え、エッチング用ガスにCF₄とCl₂とO₂とを用い、それぞれのガス流量比を20/20/20（sccm）とし、1Paの圧力でコイル型の電極に500WのRF（13.56MHz）電力を投入してプラズマを生成して約20秒程度のエッチングを行った。基板側（試料ステージ）にも20WのRF（13.56MHz）電力を投入し、実質的に負の自己バイアス電圧を印加する。なお、ここでは、第3のエッチング条件及び第4のエッチング条件を第2のエッチング処理と呼ぶこととする。この段階で第1の導電層804aを下層とし、第2の導電層804bを上層とするゲート電極804および各電極805~807が形成される。

【0275】次いで、レジストからなるマスクを除去した後、ゲート電極804~807をマスクとして全面にドーピングする第1のドーピング処理を行う。第1のドーピング処理はイオンドーピング法、もしくはイオン注入法で行えば良い。イオンドーピング法の条件はドーピング量を 5×10^{14} atoms/cm²とし、加速電圧を60~100k

eVとして行う。n型を付与する不純物元素として、典型的にはリン(P)または砒素(As)を用いる。自己整合的に第1の不純物領域(n⁻領域)822~825が形成される。

【0276】次いで、新たにレジストからなるマスクを形成するが、この際、スイッチングTFT903のオフ電流値を下げるため、マスクは、画素部901のスイッチングTFT903を形成する半導体層のチャネル形成領域及びその一部を覆って形成する。また、マスクは駆動回路のpチャネル型TFT906を形成する半導体層のチャネル形成領域及びその周辺の領域を保護するためにも設けられる。加えて、マスクは、画素部901の電流制御用TFT904を形成する半導体層のチャネル形成領域及びその周辺の領域を覆って形成される。

【0277】次いで、上記レジストからなるマスクを用い、選択的に第2のドーピング処理を行って、ゲート電極の一部と重なる不純物領域(n⁻領域)を形成する。第2のドーピング処理はイオンドープ法、もしくはイオン注入法で行えば良い。ここでは、イオンドープ法を用い、フォスフィン(PH₃)を水素で5%に希釈したガスを流量30sccmとし、ドーズ量を 1.5×10^{14} atoms/cm²とし、加速電圧を90keVとして行う。この場合、レジストからなるマスクと第2の導電層とがn型を付与する不純物元素に対するマスクとなり、第2の不純物領域311、312が形成される。第2の不純物領域には $1 \times 10^{16} \sim 1 \times 10^{17}$ /cm³の濃度範囲でn型を付与する不純物元素を添加される。ここでは、第2の不純物領域と同じ濃度範囲の領域をn⁻領域とも呼ぶ。

【0278】次いで、レジストからなるマスクを除去せずに第3のドーピング処理を行う。第3のドーピング処理はイオンドープ法、もしくはイオン注入法で行えば良い。n型を付与する不純物元素として、典型的にはリン(P)または砒素(As)を用いる。ここでは、イオンドープ法を用い、フォスフィン(PH₃)を水素で5%に希釈したガスを流量40sccmとし、ドーズ量を 2×10^{15} atoms/cm²とし、加速電圧を80keVとして行う。この場合、レジストからなるマスクと第1の導電層及び第2の導電層がn型を付与する不純物元素に対するマスクとなり、第3の不純物領域813、814、826~828が形成される。第3の不純物領域には $1 \times 10^{20} \sim 1 \times 10^{21}$ /cm³の濃度範囲でn型を付与する不純物元素を添加される。ここでは、第3の不純物領域と同じ濃度範囲の領域をn⁺領域とも呼ぶ。

【0279】次いで、レジストからなるマスクを除去した後、新たにレジストからなるマスクを形成して第4のドーピング処理を行う。第4のドーピング処理により、pチャネル型TFTを形成する半導体層を形成する半導体層にp型の導電型を付与する不純物元素が添加された第4の不純物領域818、819、832、833及び第5の不純物領域816、817、830、831を形

成する。

【0280】また、第4の不純物領域818、819、832、833には $1 \times 10^{20} \sim 1 \times 10^{21}$ /cm³の濃度範囲でp型を付与する不純物元素が添加されるようにする。尚、第4の不純物領域818、819、832、833には先の工程でリン(P)が添加された領域(n⁻領域)であるが、p型を付与する不純物元素の濃度がその1.5~3倍添加されていて導電型はp型となっている。ここでは、第4の不純物領域と同じ濃度範囲の領域をp⁺領域とも呼ぶ。

【0281】また、第5の不純物領域816、817、830、831は第2の導電層のテーパー部と重なる領域に形成されるものであり、 $1 \times 10^{18} \sim 1 \times 10^{20}$ /cm³の濃度範囲でp型を付与する不純物元素が添加されるようにする。ここでは、第5の不純物領域と同じ濃度範囲の領域をp⁻領域とも呼ぶ。

【0282】以上までの工程でそれぞれの半導体層にn型またはp型の導電型を有する不純物領域が形成される。導電層804~807はTFTのゲート電極となる。

【0283】次いで、ほぼ全面を覆う絶縁膜(図示しない)を形成する。本実施例では、プラズマCVD法により膜厚50nmの酸化シリコン膜を形成した。勿論、この絶縁膜は酸化シリコン膜に限定されるものでなく、他のシリコンを含む絶縁膜を単層または積層構造として用いても良い。

【0284】次いで、それぞれの半導体層に添加された不純物元素を活性化処理する工程を行う。この活性化工程は、ランプ光源を用いたラピッドサーマルアニール法(RTA法)、或いはレーザーを照射する方法、或いは炉を用いた熱処理、或いはこれらの方法のうち、いずれかと組み合わせた方法によって行う。

【0285】また、本実施例では、上記活性化の前に絶縁膜を形成した例を示したが、上記活性化を行った後、絶縁膜を形成する工程としてもよい。

【0286】次いで、窒化シリコン膜からなる第1の層間絶縁膜808を形成して熱処理(300~550℃で1~12時間の熱処理)を行い、半導体層を水素化する工程を行う。この工程は第1の層間絶縁膜808に含まれる水素により半導体層のダングリングボンドを終端する工程である。酸化シリコン膜からなる絶縁膜(図示しない)の存在に関係なく半導体層を水素化することができる。水素化の他の手段として、プラズマ水素化(プラズマにより励起された水素を用いる)を行っても良い。

【0287】次いで、第1の層間絶縁膜808上に有機絶縁物材料から成る第2の層間絶縁膜809を形成する。本実施例では塗布法により膜厚1.6μmのアクリル樹脂膜809aを形成し、スパッタ法により200nmの窒化シリコン膜809bを積層する。

【0288】次いで、pチャネル型TFTからなる電流

制御用TFT904のドレイン領域に接して後で形成される接続電極に接して重なるよう画素電極834を形成する。本実施例では、画素電極はOLEDの陽極として機能させ、OLEDの発光を画素電極に通過させるため、透明導電膜とする。

【0289】次いで、ゲート電極またはゲート配線となる導電層に達するコンタクトホールと、各不純物領域に達するコンタクトホールを形成する。本実施例では複数のエッチング処理を順次行う。本実施例では第2の層間絶縁膜をエッチングストッパーとして第3の層間絶縁膜をエッチングした後、第1の層間絶縁膜をエッチングストッパーとして第2の層間絶縁膜をエッチングしてから第1の層間絶縁膜をエッチングした。

【0290】その後、Al、Ti、Mo、Wなどを用いて電極835～841、具体的にはソース配線、電源供給線、引き出し電極及び接続電極などを形成する。ここでは、これらの電極及び配線の材料は、Ti膜（膜厚100nm）とシリコンを含むAl膜（膜厚350nm）とTi膜（膜厚50nm）との積層膜を用い、パターニングを行った。こうして、ソース電極及びソース配線、接続電極、引き出し電極、電源供給線などが適宜、形成される。なお、層間絶縁膜に覆われたゲート配線とコンタクトを取るための引き出し電極は、ゲート配線の端部に設けられ、他の各配線の端部にも、外部回路や外部電源と接続するための電極が複数設けられた入出力端子部を形成する。また、先に形成された画素電極834と接して重なるよう設けられた接続電極841は、電流制御用TFT904のドレイン領域に接している。

【0291】以上の様にして、nチャネル型TFT905、pチャネル型TFT906、およびこれらを相補的に組み合わせたCMOS回路を有する駆動回路902と、1つの画素内にnチャネル型TFT903またはpチャネル型TFT904を複数備えた画素部901を形成することができる。

【0292】各電極のパターニングが終了したら、レジストを除去して熱処理を行い、次いで、画素電極834の端部を覆うように両端にバンクとよばれる絶縁物842a、842bを形成する。バンク842a、842bは珪素を含む絶縁膜もしくは樹脂膜で形成すれば良い。ここでは、有機樹脂膜からなる絶縁膜をパターニングしてバンク842aを形成した後、スパッタ法で窒化シリコン膜を成膜し、パターニングしてバンク842bを形成する。

【0293】次いで、両端がバンクで覆われている画素電極834上にEL層843およびOLEDの陰極844を形成する。本実施例では、EL層843およびOLEDの陰極844を実施の形態1に示す成膜装置を用いて蒸着する。蒸着方法は、実施の形態1または実施例1に従って、基板を加熱しながら、真空中で蒸着することによって高密度、且つ、高純度のEL層を形成すればよ

い。

【0294】EL層843としては、発光層、電荷輸送層または電荷注入層を自由に組み合わせてEL層（発光及びそのためのキャリアの移動を行わせるための層）を形成すれば良い。例えば、低分子系有機EL材料や高分子系有機EL材料を用いればよい。また、EL層として一重項励起により発光（蛍光）する発光材料（シングレット化合物）からなる薄膜、または三重項励起により発光（リン光）する発光材料（トリプレット化合物）からなる薄膜を用いることができる。また、電荷輸送層や電荷注入層として炭化珪素等の無機材料を用いることも可能である。これらの有機EL材料や無機材料は公知の材料を用いることができる。

【0295】また、陰極844に用いる材料としては仕事関数の小さい金属（代表的には周期表の1族もしくは2族に属する金属元素）や、これらを含む合金を用いることが好ましいとされている。仕事関数が小さければ小さいほど発光効率が向上するため、中でも、陰極に用いる材料としては、アルカリ金属の一つであるLi（リチウム）を含む合金材料が望ましい。なお、陰極は全画素に共通の配線としても機能し、接続配線を経由して入力端子部に端子電極を有している。

【0296】ここまでの工程が終了した段階が図8である。なお、図8では、スイッチングTFT903と、OLEDに電流を供給するTFT（電流制御用TFT904）とを示したが、該TFTのゲート電極の先には複数のTFTなどからなる様々な回路を設けてもよく、特に限定されないことは言うまでもない。

【0297】次いで、陰極と、有機化合物層と、陽極とを少なくとも有するOLEDを有機樹脂、保護膜、封止基板、或いは封止缶で封入することにより、OLEDを外部から完全に遮断し、外部から水分や酸素等のEL層の酸化による劣化を促す物質が侵入することを防ぐことが好ましい。ただし、後でFPCと接続する必要がある入出力端子部には保護膜などは設けなくともよい。

【0298】次いで、異方性導電材で入出力端子部の各電極にFPC（フレキシブルプリントサーキット）を貼りつける。異方性導電材は、樹脂と、表面にAuなどがメッキされた数十～数百μm径の導電性粒子とから成り、導電性粒子により入出力端子部の各電極とFPCに形成された配線とが電氣的に接続する。

【0299】また、必要があれば、偏光板と位相差板とで構成される円偏光板等の光学フィルムを設けてもよいし、ICチップなどを実装させてもよい。

【0300】以上の工程でFPCが接続されたモジュール型の発光装置が完成する。

【0301】また、本実施例は、実施の形態1、実施の形態2、実施の形態4、実施例1～4のいずれか一と自由に組み合わせることができる。

【0302】【実施例6】実施例5により得られるモジ

ジュール型の発光装置（ＥＬモジュールとも呼ぶ）の上面図及び断面図を示す。

【０３０３】図９（Ａ）は、ＥＬモジュールを示す上面図、図９（Ｂ）は図９（Ａ）をＡ－Ａ’で切断した断面図である。図９（Ａ）において、基板４００（例えば、耐熱性ガラス等）に、下地絶縁膜４０１が設けられ、その上に画素部４０２、ソース側駆動回路４０４、及びゲート側駆動回路４０３を形成されている。これらの画素部や駆動回路は、上記実施例５に従えば得ることができる。

【０３０４】また、４１８は有機樹脂、４１９は保護膜であり、画素部および駆動回路部は有機樹脂４１８で覆われ、その有機樹脂は保護膜４１９で覆われている。さらに、接着剤を用いてカバー材で封止してもよい。カバー材は、封止基板、或いは封止缶を用い、ＥＬ層とカバー材の空隙には、不活性ガスまたはシリコンオイルを封入すればよい。

【０３０５】なお、４０８はソース側駆動回路４０４及びゲート側駆動回路４０３に入力される信号を伝送するための配線であり、外部入力端子となるＦＰＣ（フレキシブルプリントサーキット）４０９からビデオ信号やクロック信号を受け取る。なお、ここではＦＰＣしか図示されていないが、このＦＰＣにはプリント配線基盤（ＰＷＢ）が取り付けられていてもよい。本明細書における発光装置には、発光装置本体だけでなく、それにＦＰＣもしくはＰＷＢが取り付けられた状態をも含むものとする。

【０３０６】次に、断面構造について図９（Ｂ）を用いて説明する。基板４００上に接して下地絶縁膜４０１が設けられ、絶縁膜４０１の上方には画素部４０２、ゲート側駆動回路４０３が形成されており、画素部４０２は電流制御用ＴＦＴ４１１とそのドレインに電気的に接続された画素電極４１２を含む複数の画素により形成される。また、ゲート側駆動回路４０３はｎチャネル型ＴＦＴ４１３とｐチャネル型ＴＦＴ４１４とを組み合わせたＣＭＯＳ回路を用いて形成される。

【０３０７】これらのＴＦＴ（４１１、４１３、４１４を含む）は、上記実施例５のｎチャネル型ＴＦＴ、上記実施例５のｐチャネル型ＴＦＴに従って作製すればよい。図９では、ＯＬＥＤに電流を供給するＴＦＴ（電流制御用ＴＦＴ４１１）のみを示したが、該ＴＦＴのゲート電極の先には複数のＴＦＴなどからなる様々な回路を設けてもよく、特に限定されないことは言うまでもない。

【０３０８】なお、実施例５に従って同一基板上に画素部４０２、ソース側駆動回路４０４、及びゲート側駆動回路４０３形成する。

【０３０９】画素電極４１２は発光素子（ＯＬＥＤ）の陰極として機能する。また、画素電極４１２の両端にはバンク４１５が形成され、画素電極４１２上には有機化

合物層４１６および発光素子の陽極４１７が形成される。

【０３１０】有機化合物層４１６としては、図１に示す成膜装置、または図３に示す装置を用い、発光層、電荷輸送層または電荷注入層を自由に組み合わせて有機化合物層（発光及びそのためのキャリアの移動を行わせるための層）を形成すればよい。

【０３１１】陽極４１７は全画素に共通の配線としても機能し、接続配線４０８を経由してＦＰＣ４０９に電気的に接続されている。さらに、画素部４０２及びゲート側駆動回路４０３に含まれる素子は全て陽極４１７、有機樹脂４１８、及び保護膜４１９で覆われている。

【０３１２】なお、有機樹脂４１８としては、できるだけ可視光に対して透明もしくは半透明な材料を用いるのが好ましい。また、有機樹脂４１８はできるだけ水分や酸素を透過しない材料であることが望ましい。

【０３１３】また、有機樹脂４１８を用いて発光素子を完全に覆った後、すくなくとも図７に示すように保護膜４１９を有機樹脂４１８の表面（露出面）に設けることが好ましい。また、基板４００の裏面を含む全面に保護膜を設けてもよい。ここで、外部入力端子（ＦＰＣ）が設けられる部分に保護膜が成膜されないように注意することが必要である。マスクを用いて保護膜が成膜されないようにしてもよいし、ＣＶＤ装置でマスキングテープとして用いるテフロン（登録商標）等のテープで外部入力端子部分を覆うことで保護膜が成膜されないようにしてもよい。保護膜４１９として、窒化珪素膜、ＤＬＣ膜、またはＡＩＮｘＯｙ膜を用いればよい。

【０３１４】以上のような構造で発光素子を保護膜４１９で封入することにより、発光素子を外部から完全に遮断することができ、外部から水分や酸素等の有機化合物層の酸化による劣化を促す物質が侵入することを防ぐことができる。従って、信頼性の高い発光装置を得ることができる。また、ＥＬ層の成膜から封入までの工程を図５～図７に示す装置を用いて行ってもよい。

【０３１５】また、画素電極を陽極とし、有機化合物層と陰極を積層して図９とは逆方向に発光する構成としてもよい。図１０にその一例を示す。なお、上面図は同一であるので省略する。

【０３１６】図１０に示した断面構造について以下に説明する。基板６００上に絶縁膜６１０が設けられ、絶縁膜６１０の上方には画素部６０２、ゲート側駆動回路６０３が形成されており、画素部６０２は電流制御用ＴＦＴ６１１とそのドレインに電気的に接続された画素電極６１２を含む複数の画素により形成される。また、ゲート側駆動回路６０３はｎチャネル型ＴＦＴ６１３とｐチャネル型ＴＦＴ６１４とを組み合わせたＣＭＯＳ回路を用いて形成される。

【０３１７】これらのＴＦＴ（６１１、６１３、６１４を含む）は、上記実施例５のｎチャネル型ＴＦＴ、上記

実施例5のpチャネル型TFTに従って作製すればよい。なお、図10では、OLEDに電流を供給するTFT（電流制御用TFT611）のみを示したが、該TFTのゲート電極の先には複数のTFTなどからなる様々な回路を設けてもよく、特に限定されないことは言うまでもない。

【0318】画素電極612は発光素子（OLED）の陰極として機能する。また、画素電極612の両端にはバンク615が形成され、画素電極612上には有機化合物層616および発光素子の陽極617が形成される。

【0319】陽極617は全画素に共通の配線としても機能し、接続配線608を経由してFPC609に電気的に接続されている。さらに、画素部602及びゲート側駆動回路603に含まれる素子は全て陰極617、有機樹脂618、及び保護膜619で覆われている。さらに、カバー材620と接着剤で貼り合わせてもよい。また、カバー材620には凹部を設け、乾燥剤621を設置してもよい。

【0320】また、図10では、画素電極を陽極とし、有機化合物層と陰極を積層したため、発光方向は図10に示す矢印の方向となっている。

【0321】また、ここではトップゲート型TFTを例として説明したが、TFT構造に関係なく本発明を適用することが可能であり、例えばボトムゲート型（逆スタガ型）TFTや順スタガ型TFTに適用することが可能である。

【0322】また、本実施例は、実施の形態1、実施の形態2、実施の形態4、実施例1～5のいずれかーと自由に組み合わせることができる。

【0323】【実施例7】本発明を実施してELモジュール（アクティブマトリクス型ELモジュール、パッシブ型ELモジュール）を完成することができる。即ち、本発明を実施することによって、それらを組み込んだ全ての電子機器が完成される。

【0324】その様な電子機器としては、ビデオカメラ、デジタルカメラ、ヘッドマウントディスプレイ（ゴーグル型ディスプレイ）、カーナビゲーション、カーステレオ、パーソナルコンピュータ、携帯情報端末（モバイルコンピュータ、携帯電話または電子書籍等）などが挙げられる。それらの一例を図11、図12に示す。

【0325】図11（A）はパーソナルコンピュータであり、本体2001、画像入力部2002、表示部2003、キーボード2004等を含む。

【0326】図11（B）はビデオカメラであり、本体2101、表示部2102、音声入力部2103、操作スイッチ2104、バッテリー2105、受像部2106等を含む。

【0327】図11（C）はモバイルコンピュータ（モバイルコンピュータ）であり、本体2201、カメラ部

2202、受像部2203、操作スイッチ2204、表示部2205等を含む。

【0328】図11（D）はゴーグル型ディスプレイであり、本体2301、表示部2302、アーム部2303等を含む。

【0329】図11（E）はプログラムを記録した記録媒体（以下、記録媒体と呼ぶ）を用いるプレーヤーであり、本体2401、表示部2402、スピーカ部2403、記録媒体2404、操作スイッチ2405等を含む。なお、このプレーヤーは記録媒体としてDVD（Digital Versatile Disc）、CD等を用い、音楽鑑賞や映画鑑賞やゲームやインターネットを行うことができる。

【0330】図11（F）はデジタルカメラであり、本体2501、表示部2502、接眼部2503、操作スイッチ2504、受像部（図示しない）等を含む。

【0331】図12（A）は携帯電話であり、本体2901、音声出力部2902、音声入力部2903、表示部2904、操作スイッチ2905、アンテナ2906、画像入力部（CCD、イメージセンサ等）2907等を含む。

【0332】図12（B）は携帯書籍（電子書籍）であり、本体3001、表示部3002、3003、記憶媒体3004、操作スイッチ3005、アンテナ3006等を含む。

【0333】図12（C）はディスプレイであり、本体3101、支持台3102、表示部3103等を含む。

【0334】ちなみに図12（C）に示すディスプレイは中小型または大型のもの、例えば5～20インチの画面サイズのものである。また、このようなサイズの表示部を形成するためには、基板の一辺が1mのものを用い、多面取りを行って量産することが好ましい。

【0335】以上の様に、本発明の適用範囲は極めて広く、あらゆる分野の電子機器の作製方法に適用することが可能である。また、本実施例の電子機器は、実施の形態1実施の形態2、実施の形態3、実施の形態4、実施例1乃至6のどのような組み合わせからなる構成を用いても実現することができる。

【0336】

【発明の効果】本発明により、真空中で基板を加熱しながら蒸着を行い、所望の膜厚まで成膜を行うことによって、高密度、且つ、高純度な有機化合物層を形成することができる。

【0337】また、本発明により、大気にふれることなく、真空中で基板を加熱しながら複数回の蒸着を行うことによって、各層間での分子間をよりフィットさせることができる。特に、混合領域を形成する場合、混合領域における分子間をよりフィットさせることができる。したがって、さらに駆動電圧の低減、および輝度低下の防止が可能となる。

【0338】また、本発明により、一つの成膜室において、成膜前に真空中でアニールする処理、成膜中に真空中でアニールする処理、または、成膜後に真空中でアニールする処理を行うことが可能となり、スループットが向上する。

【0339】また、本発明により、成膜装置の内部に設けられる治具、及び成膜装置の内壁に付着した蒸着材料を大気解放しないで除去することができる。

【図面の簡単な説明】

- 【図1】 本発明の成膜装置（実施の形態1）
 【図2】 本発明のフローを示す図。（実施の形態1）
 【図3】 本発明の成膜装置（実施の形態2）
 【図4】 本発明の成膜装置により作製される素子構造を説明する図。（実施例1）

【図5】 成膜装置について説明する図。（実施例2）

【図6】 成膜装置について説明する図。（実施例3）

【図7】 成膜装置について説明する図。（実施例4）

【図8】 発光装置について説明する図。

【図9】 発光装置について説明する図。

【図10】 発光装置について説明する図。

【図11】 電気機器の一例を示す図。

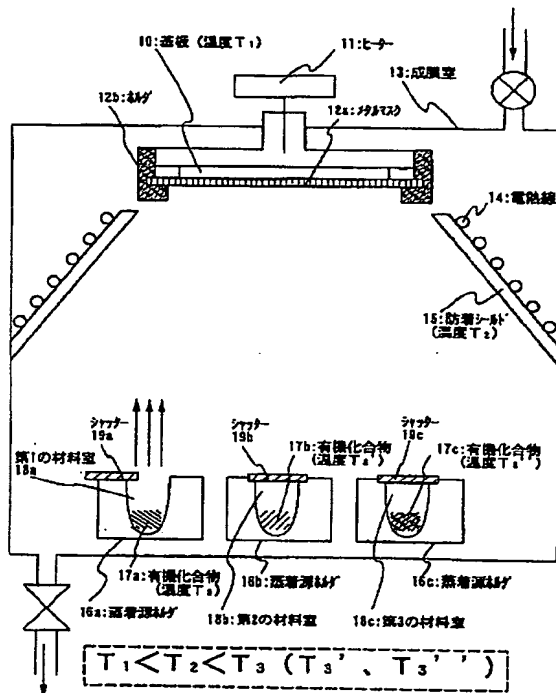
【図12】 電気機器の一例を示す図。

【図13】 本発明の成膜装置（実施の形態3）

【図14】 蒸着マスクの拡大断面図を示す図である。

【図15】 成膜装置の一例（実施の形態4）

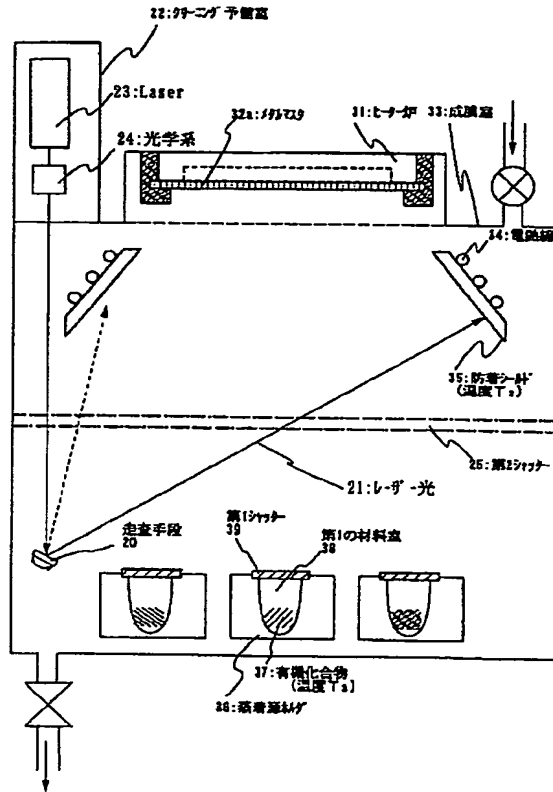
【図1】



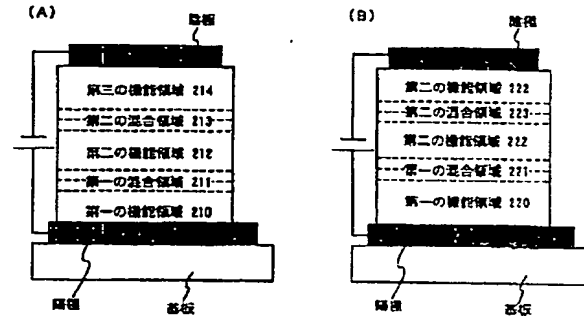
【図2】



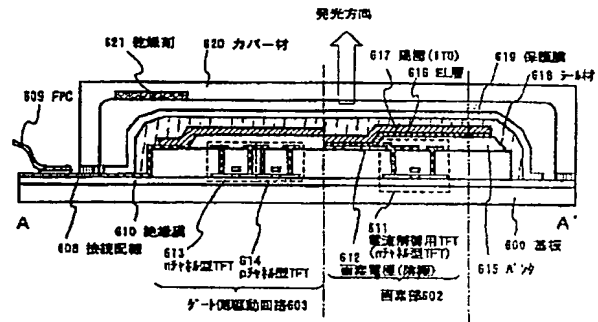
【図3】



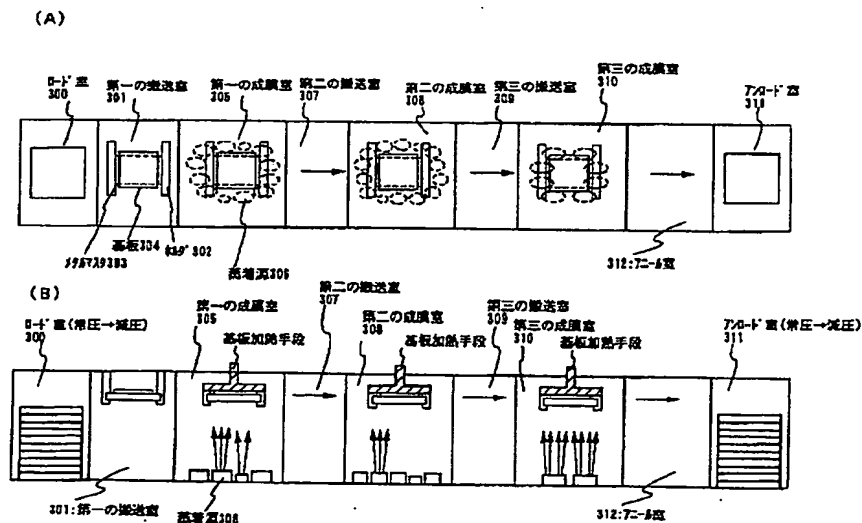
【図4】



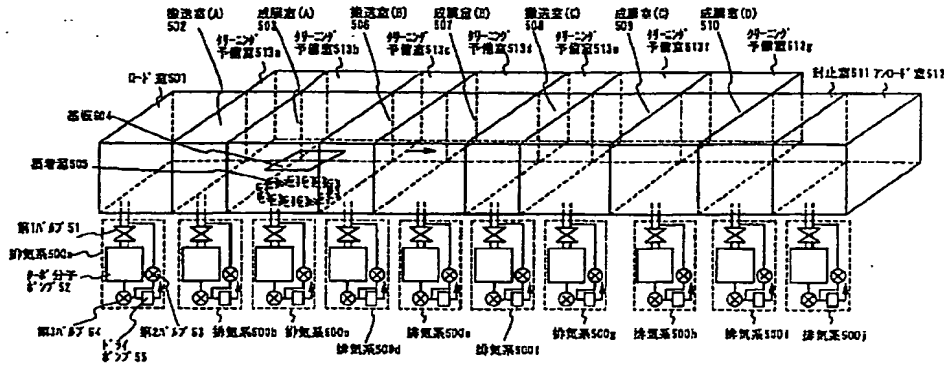
【図10】



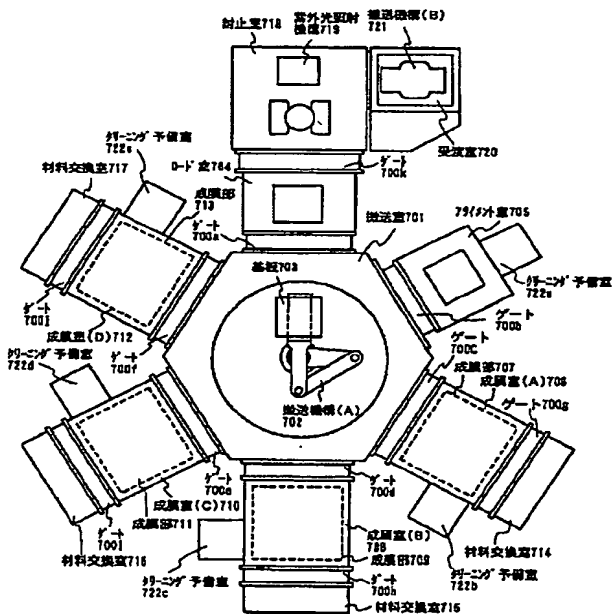
【図5】



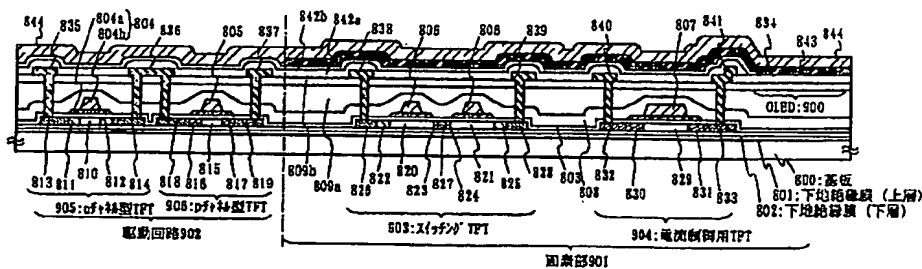
【図6】



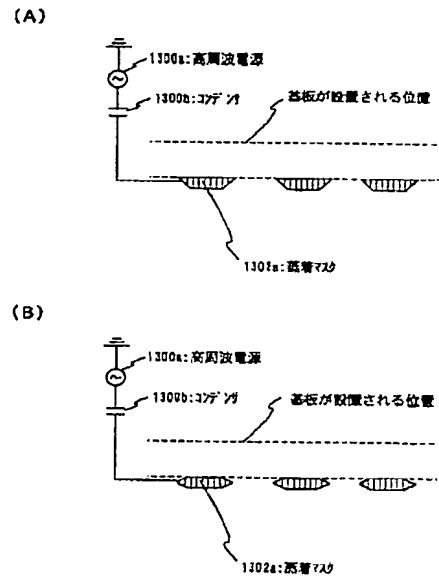
【図7】



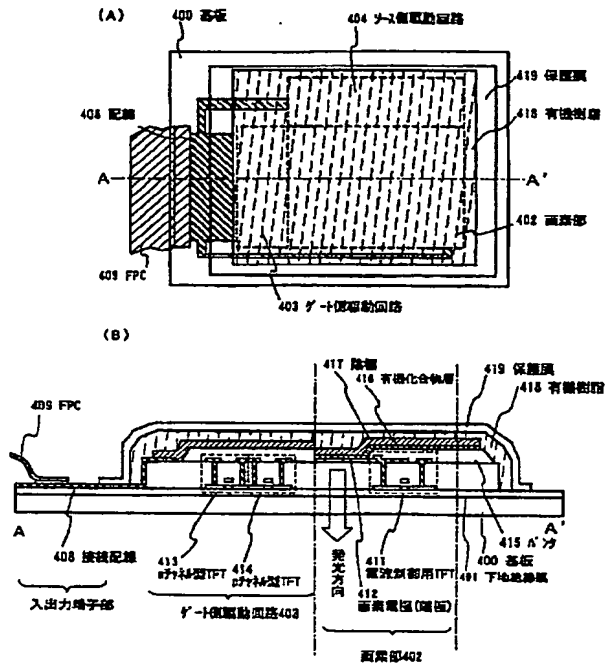
【図8】



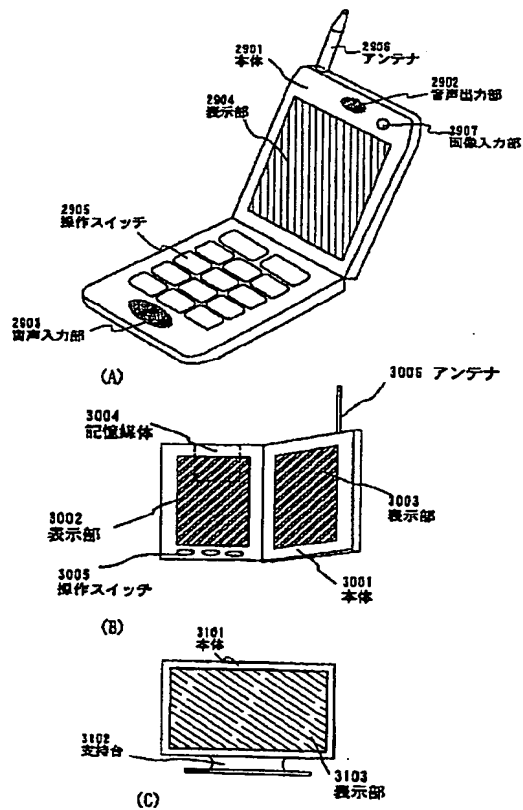
【図14】



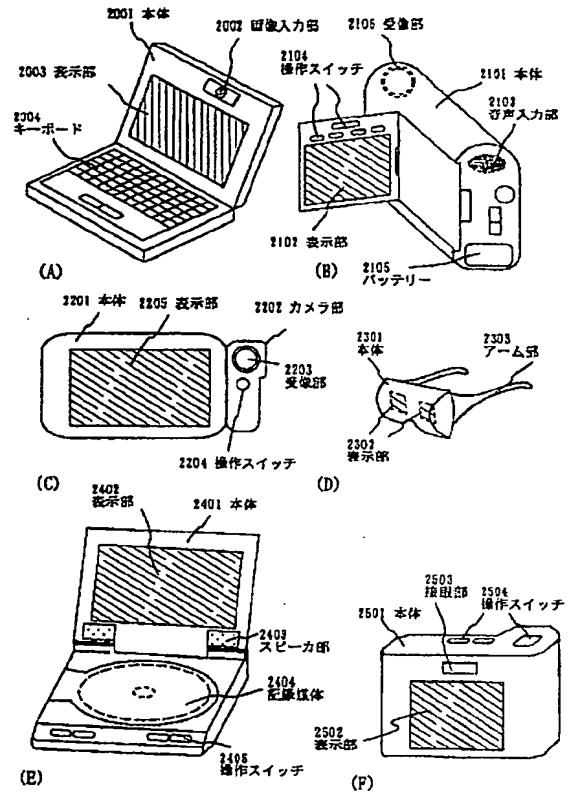
【図9】



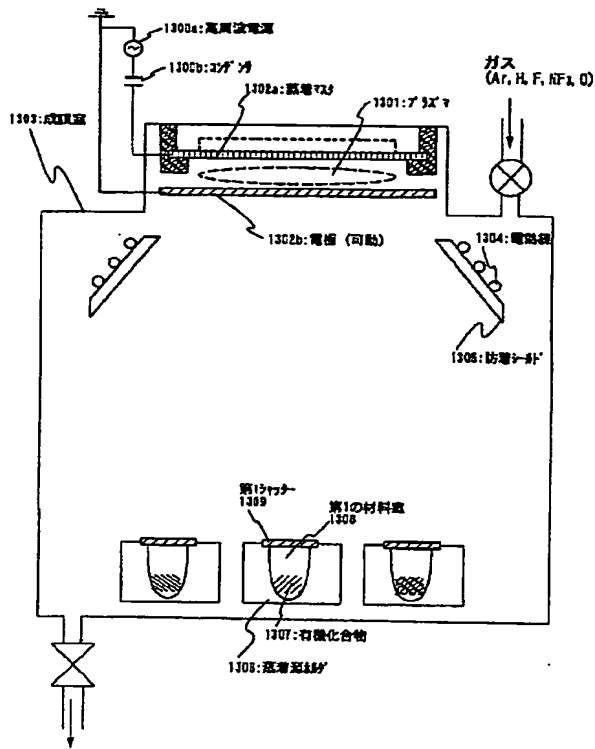
【図12】



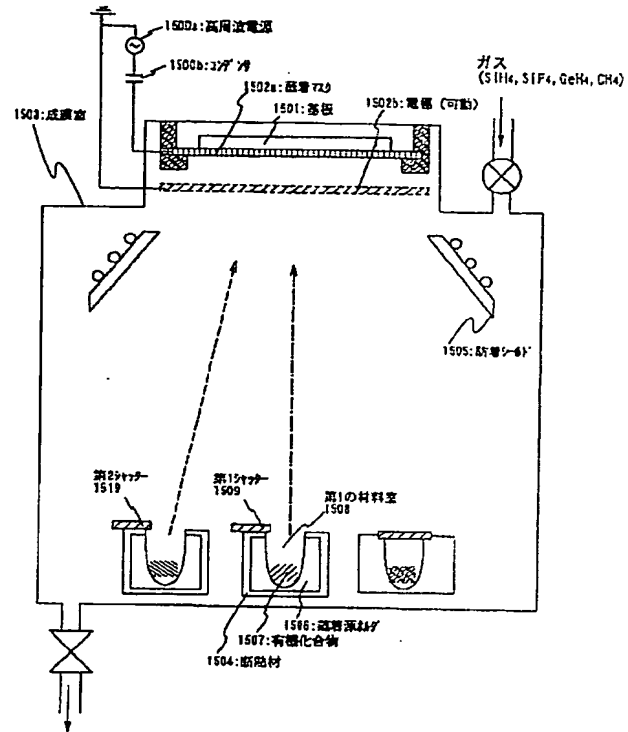
【図11】



【図13】



【図15】



フロントページの続き

(51) Int. Cl. 7

H05B 33/14

識別記号

FI

H05B 33/14

テ-マコード (参考)

A

Fターム (参考) 3K007 AB18 DB03 FA01

4K029 AA09 AA24 BA62 BB02 BB03

BC07 BD00 BD01 CA01 CA02

DA01 DA08 DA10 DB06 DB14

FA01 FA09 HA03 KA01 KA09